JP2004061502A Page 1 of 23

Original document

ELECTROSTATIC CAPACITIVE SENSING SYSTEM AND ITS METHOD

Publication JP2004061502 (A)

number:

Publication date: 2004-02-26

Inventor(s): CASEBOLT MARK W; RENSBERGER GARY S;

BATHICHE STEVEN N; ALBULET MIHAI ±

Applicant(s): MICROSOFT CORP +

Classification:

- international: G01V3/08; G06F1/32; G06F3/033; G01V3/08; G06F1/32;

G06F3/033; (IPC1-7): G01V3/08; G06F3/033

- European: G06F1/32P; G06F3/033P1 Application JP20030168418 20030612

number:

Priority number US20020202867 20020726

(s):

US2004019810

Also published as:

(A1)

US6954867 (B2)

JP4355173 (B2)

US2005240785

(A1)

US7124312 (B2)

P1406149 (A2)

🖺 EP1406149 (A3)

<< less

View INPADOC patent family View list of citing documents

Abstract of JP 2004061502 (A)

Translate this text

PROBLEM TO BE SOLVED: To mitigate a time and energy necessary for normally detecting that human hands brought into contact with or approaching a data input device (mouse) exist.; SOLUTION: Electrostatic capacitive sensing is carried out by detecting a relative change in the capacity of a scoop capacitor formed by a conductor and the ground plane of a periphery. Charge is moved between the scoop capacitor and a bucket capacitor, and a voltage of the bucket capacitor is applied on an input threshold switch. State transition of the input threshold switch is detected, and a touch value (Touch Val) indicating the number of cycles of charge movement necessary for inducing the state transition is determined. The presence of an object brought into contact with or approaching the device is found by comparing the touch value with a prescribed threshold (Touch Off). At first, the bucket capacitor is charged up to a repeatable non-zero reference level to approach a charge level inducing the state transition.; COPYRIGHT: (C)2004,JPO

The EPO does not accept any responsibility for the accuracy of data and information originating from other authorities than the EPO; in particular, the EPO does not guarantee that they are complete, up-todate or fit for specific purposes. Description not available for JP 2004061502 (A)

Description of corresponding document: US 2004019810 (A1)

Translate this text

FIELD OF THE INVENTION

[0001] The present invention relates to sensing systems and methods that may be advantageously used in managing power consumption in electronic devices, particularly hand operated data input devices, and for other purposes. More specifically, the invention relates to sensing systems and methods that may be used to conserve battery power in wireless data input devices having components that consume

JP2004061502A Page 2 of 23

power at a relatively high rate.

BACKGROUND OF THE INVENTION

[0002] Power management in electronic devices is becoming increasingly important as greater reliance is placed on battery power, e.g., for portable computers, personal data assistants (PDAs), tablet computers, cellular phones, pagers, and wireless computer peripherals. The components of such devices are becoming increasingly power hungry, and the demand for longer intervals between battery replacement or recharging has increased. Such devices are often turned on for ready usability but left idle for significant periods of time. This presents an opportunity to reduce depletion of battery power through the use of reduced power modes.

[0003] Recently, wireless peripheral devices intended for use with a host computer have been introduced. In particular, cursor control (pointing) devices such as a computer mouse and trackball device have been made wireless by inclusion of a battery power source within the device and the provision of a wireless data link, e.g., an infrared or RF transmitter/receiver pair. Without effective power management, continuous operation of such wireless peripherals will rapidly deplete the limited battery power of the device, thus requiring frequent battery replacement or recharging. [0004] In another line of technological development, cursor control devices utilizing optical surface tracking systems have been introduced and are increasingly being used in lieu of devices relying on conventional opto-electric encoder wheel arrangements. Optical tracking can provide more reliable and accurate tracking by eliminating moving parts (e.g., a ball and associated encoder wheels), which are prone to malfunction from the pick-up of dirt, oils, etc. from the tracked support surface and/or a user's hand. On the other hand, optical tracking requires considerably more power for driving the circuitry used to illuminate a trackable surface and to receive and process light (image information) reflected from the trackable surface. Exemplary optical tracking systems, and associated signal processing techniques, are disclosed in commonly owned U.S. Pat. No. 6,172,354 (Adan et al.) and copending application Ser. No. 09/692,120, filed Oct. 19, 2000, and Ser. No. 09/273,899, filed Mar. 22, 1999, each of which is hereby incorporated by reference in its entirety.

[0005] Heretofore, limited use of optical tracking systems has been made in wireless cursor control devices, due to the relatively large power requirements of both the optical tracking system and the wireless data transmitter. In one recent offering, the Logitech Cordless Mouseman(R) Optical, multiple sleep and awake modes are utilized to increase battery life. Switching from a full run mode through a succession of reduced power modes is carried out based upon durations of user inactivity. Whenever the user moves the mouse or clicks a mouse button, the mouse returns to the full run mode.

[0006] Various types of user proximity detectors are known, and used in power management systems and myriad other applications. For example, Tournai U.S. Pat. No. 5,408,668 describes a processor based control system for connecting and disconnecting a computer peripheral device (e.g., a display monitor or printer) to a power source. The control is based upon input activity signals received from an input source such as a keyboard, mouse, printer or an occupancy sensor.

[0007] Mese et al. U.S. Pat. No. 5,396,443 describes power saving control arrangements for information processing apparatus. More specifically, the Mese et al. '443 patent describes various systems for (1) detecting the approach (or contact) of a user associated medium to (or with) the apparatus; (2) placing a controlled object of the apparatus in a non-power saving state when such contact or approach is detected; and (3) placing the controlled object in a power saving state when the presence of the user associated medium (i.e., a stylus pen or part of a user's body) is not detected for a predetermined period of time.

[0008] The '443 patent describes various types of approach/contact sensors. Among these, various "tablet" type sensor systems are described, including electromagnetic, capacitance, and electrostatic coupling tablets. In one embodiment, a contact or approach detecting tablet, and a flat display panel, may be integrally formed with a housing of the information processing apparatus.

[0009] Philipp U.S. Pat. No. 5,730,165 describes a capacitive field detector used to provide on-off control of a water fountain or wash basin faucet, based upon a detected approach or presence of a user.

JP2004061502A Page 3 of 23

[0010] In one embodiment of the Philipp '165 patent, a voltage-limited current source feeds a charging current to a plate. At the end of a charging interval, a discharge switch controlled by a microprocessor closes briefly to discharge the sensing plate into a charge detector, e.g., a charge detecting capacitor. The amount of charge so transferred is representative of the capacitance of the sensing plate. The chargedischarge process can be repeated numerous times, in which case the charge measurement means aggregates the charge from the plate over several operating cycles. After a predetermined number of cycles of charge and discharge, the charge detector is examined for total final charge, by an A/D converter, and as a result the controller may generate an output control signal on an output line, which may be used to cause a faucet to open. After each reading, the controller resets the charge detector to allow it to accumulate a fresh set of charges from the plate. Alternatively, the controller can take a reading after each individual cycle of the discharging switch, and then integrate (or otherwise filter) the readings over a number of cycles prior to making a logical decision resulting in a control output. [0011] Sellers U.S. Pat. No. 5,669,004 describes a system for reducing power usage in a personal computer. More specifically, a power control circuit is disclosed for powering down portions of a personal computer in response to user inactivity, and for delivering full power to these portions once user activity is detected via one or more sensors. The components to which power is reduced (or removed) are components, which can respond almost immediately to being turned on. On the other hand, components which require a period of time to come up to full operation (e.g., disk drive motors, monitor, main processor) are driven to full power. In the primary embodiment that is disclosed, the sensor is a piezoelectric sensor fitted into a keyboard. Sellers discloses that sensors may be positioned at other locations on the computer (a monitor, mouse, trackball, touch pad or touch screen) and that various other kinds of sensors (capacity, stress, temperature, light) could be used instead of piezoelectric

[0012] Commonly owned copending U.S. patent application Ser. No. 09/948,099 (hereby incorporated by reference), filed Sep. 7, 2001 and published under No. 20020035701 on Mar. 21, 2002, discloses capacitive sensing and data input device power management systems and methods. In the disclosed embodiments, capacitive proximity sensing is carried out by detecting a relative change in the capacitance of a "scoop" capacitor formed by a conductor and surrounding ground plane. The conductor may be a plate provided in the form of an adhesive label printed with conductive ink. Charge is transferred between the scoop capacitor and a relatively large "bucket capacitor," and a voltage of the bucket capacitor is applied to an input threshold switch. A state transition from low to high (or high to low) of the input threshold is detected, and a value indicative of the number of cycles of charge transfer required to reach the state transition is determined. The presence or absence of an object or body portion in close proximity to or in contact with a device can be determined by comparing the value with a predetermined threshold. The predetermined threshold can be adjusted to take into account environmentally induced changes in capacitance of the scoop capacitor.

[0013] With the above system implemented, e.g., in a wireless optical mouse or handheld digitizing pen, a change in environmental capacitance caused by the proximity of a user's hand is detected so that power can be saved by turning "off" the high current optical (or other type of) tracking system when the mouse/pen is not in use. The determination of this condition requires periodic sequences of microprocessor operation, causing increased current draw during the detection interval. This interval remains relatively long, because each time the touch system is operated a count is generated as the "bucket" capacitor is charged from 0 Volts up to the arbitrary threshold determined by the internal comparator.

[0014] The typical mouse user wants no sign of lag or delay in mouse response. Users are generally sensitive to motion down to approximately 0.01 ips and can move a mouse up to approximately 25 ips. Optical tracking affords a level of responsiveness commensurate with user sensitivities. When capacitive sensing techniques, e.g., as described in application Ser. No. 09/948,099, are used to detect operator interaction, however, aggressive users, e.g., gamers utilizing a mouse or other gaming peripheral (e.g., a gamepad), may move fast enough to notice a lack of responsiveness, due to the interval delay required to successfully detect a hand actuation. Sampling at a higher rate can alleviate perceived deficiencies in

JP2004061502A Page 4 of 23

responsiveness, but increased sampling adversely affects battery life.

[0015] The use of battery power for optical tracking in computer mice and other data input devices presents a significant challenge from a power management perspective. Known optical tracking engines requires substantial current from the limited battery source. Additionally, the time and energy that it takes to detect hand presence limit the periodicity (frequency) with which detection sampling might take place. A faster, more power efficient, detection system would advantageously allow increased periodicity of the sampling and thus a more responsive detection of hand presence, and/or increased battery life.

SUMMARY OF THE INVENTION

[0016] In view of the foregoing, the present invention has as an object to reduce the time and energy required to successfully detect the presence of a human hand or other instrumentality in contact or close proximity with a data input device, e.g., a computer mouse, while improving the reliability of the detection. The capacitive sensing systems and methods of the invention may be advantageously utilized to provide effective power management in user operated data input devices. The invention is not limited to power management, however, and can be implemented in essentially any application (data input devices or otherwise) where there is a desire to reliably and efficiently sense the presence (or absence) of an object or body portion in contact with or close proximity to another object. Particularly advantageous use may be made of the inventive capacitive sensing together with power management systems and methods as described in copending commonly owned U.S. application Ser. No. 09/948,099, to substantially increase battery life in a wireless cursor control device (e.g., computer mouse or trackball device) or other user operated data input device, e.g., a wireless gaming peripheral such as a gamepad, or a handheld digitizing pen, especially one including circuit components (e.g., an optical tracking system and/or RF transmitter) that draw relatively large amounts of electrical power. [0017] In accordance with the present invention, the system and method disclosed in U.S. application Ser. No. 09/948,099 may be modified such that an arbitrary but repeatable non-zero offset charge level of the bucket capacitor is set at the initiation of a detection sequence. Such an offset charge induced into the bucket capacitor allows the count range to be reduced by an amount proportional to the offset charge. For example, an offset charge causing the sample period to be reduced by half would allow determination of a hand presence twice as often, doubling responsiveness of the system to operator actuation. Similarly, an offset which reduces the sample period to one fourth would not only allow the responsiveness to improve by 2:1 but also a reduction by one half of the power required to carry out detection in a suspend state of the mouse. Utilizing the present invention, an offset charge and interval rate may be chosen to optimize both of these parameters.

[0018] In one embodiment of the invention, a resistor may be wired to an unused or multifunction port pin of a control microprocessor, which allows the microprocessor to inject current into the bucket capacitor prior to the sampling interval. Charge injection is a function of the applied voltage duration (time), the resistor value, and the bucket capacitor value. In accordance with the invention, the precharge is made repeatable and falls below a range of normal operation for the sample interval. Each sample interval then would accumulate to, e.g., 20 or 30 counts, instead of 100-110 counts.

[0019] In a first aspect, the invention is embodied in a capacitive sensing system for sensing the

[0019] In a first aspect, the invention is embodied in a capacitive sensing system for sensing the presence of an object or body portion in contact with or close proximity to another object. A first conductor is capacitively coupled to a ground to thereby form a scoop capacitor having a capacitance which varies in relation to the proximity of the object or body portion to the conductor. A pair of second and third conductors form a bucket capacitor having a capacitance which is larger than a maximum capacitance of the scoop capacitor, and an input threshold switch is provided. Charge setting means are provided for setting a charge of the bucket capacitor at a repeatable non-zero reference level. Switching means are provided for selectively: connecting at least one of the scoop capacitor and bucket capacitor to a voltage source to charge the at least one capacitor, connecting the charge setting means to the bucket capacitor to set the charge of the bucket capacitor to the repeatable non-zero reference level, varying the charge of the bucket capacitor from the reference level set by the charge setting means, in

JP2004061502A Page 5 of 23

relation to a relative size of the scoop capacitor, and applying a voltage of the bucket capacitor to the input threshold switch. A detector means is provided for detecting an input state of the input threshold switch. Determining means determine a value (TouchVal) relating to a number of cycles of varying of the bucket capacitor charge corresponding to a detection of a transition of the input threshold switch by the detector means. Signal generating means generate, based upon TouchVal, a signal indicative of an ON state wherein the object or body portion is in contact with or close proximity to another object, and an OFF state wherein the object or body portion is not in contact with or close proximity to another object.

[0020] In a second aspect, the invention is embodied in a method for sensing the presence of an object or body portion in contact with or close proximity to another object. The method is carried out with a first conductor capacitively coupled to a ground to thereby form a scoop capacitor having a capacitance which varies in relation to the proximity of the object or body portion to the conductor. A pair of second and third conductors are provided, which form a bucket capacitor having a capacitance which is larger than a maximum capacitance of the scoop capacitor; an input threshold switch is also provided. Switching is performed to selectively: connect at least one of the scoop capacitor and the bucket capacitor to a voltage source to charge the at least one capacitor, set a charge of the bucket capacitor at a repeatable non-zero reference level, vary the charge of the bucket capacitor from the reference level, in relation to a relative size of the scoop capacitor, and apply a voltage of the bucket capacitor to the input threshold switch. An input state of the input threshold switch is detected. A value (TouchVal) is determined, which relates to a number of cycles of varying the bucket capacitor charge corresponding to a detection of a transition of the input threshold switch. Based upon TouchVal, a signal is generated which is indicative of an ON state wherein the object or body portion is in contact with or close proximity to another object, and an OFF state wherein the object or body portion is not in contact with or close proximity to the object.

[0021] The above and other objects, features and advantages of the present invention will be readily apparent and fully understood from the following detailed description of preferred embodiments, taken in connection with the appended drawings.

BRIEF DESCRIPTION OF THE DRAWINGS

[0022] FIG. 1 is a block diagram of an electrical circuit of a wireless, optical surface tracking mouse that may employ a capacitive sensing system in accordance with the present invention.

[0023] FIG. 2 is a functional block diagram of a host computer and associated cursor control device to which the present inventive systems may be applied.

[0024] FIG. 3 is a schematic depiction of an exemplary optically tracking computer mouse, to which the present inventive capacitive sensing system may be applied.

[0025] FIG. 4 is a diagrammatic illustration of a wireless mouse to which the present inventive capacitive sensing system may be applied, linked to a host computer by an RF transmitter/receiver pair. [0026] FIG. 5 is a circuit schematic of a capacitive proximity sensing system in accordance with the present invention.

[0027] FIG. 6 is a state machine diagram illustrating exemplary logic flow and control in accordance with the invention, for carrying out capacitive sensing with circuitry as illustrated in FIG. 5.

DETAILED DESCRIPTION OF THE PREFERRED EMBODIMENTS

[0028] The present inventive systems and methods are described herein in terms of an exemplary application thereof within a computer input device, particularly a wireless, optically tracking computer mouse. It will be understood, however, that the inventions have much wider-ranging potential application. The capacitive sensing of the present invention is not limited to power management, but rather can be implemented in virtually any device (data input device or otherwise) where it is desired to determine the presence or non-presence of an object or body portion in contact with or close proximity

JP2004061502A Page 6 of 23

to another object. This includes many applications where various other types of proximity sensors have been used, e.g., water valve actuation in toilets, faucets and drinking fountains, automatic door control systems, alarm systems, security lock systems and safety interlock systems (e.g., for industrial equipment), etc.

[0029] It will be understood that the phrase "contact with or close proximity to another object" as used herein encompasses contact or close proximity with a localized object portion as well as an object in toto, and the use of multiple sensors in conjunction with each other. Thus, e.g., the inventive capacitive sensing system and method may be implemented with plural sensors for position determination purposes and/or for carrying out position dependent data input, interface or other functionalities. Such functionalities, may include, e.g., touch pad and touch strip functionalities, as well as various computer/user interface functionalities, such as are disclosed, e.g., in co-owned copending application Ser. No. 09/804,496, filed Mar. 9, 2001 (and its parent applications).

[0030] The power management aspects of the present invention may find useful application in various types of user operated data input devices-portable and non-portable, wireless and wired, self-contained and peripheral, e.g., to a host computer. The invention finds particularly useful application (but is not limited to) battery powered devices which are intermittently used and generally left on over extended periods of time so as to provide ready usability when demand so requires. Such devices include (but are not limited to) portable computers, personal data assistants (PDAs), tablet computers, cellular phones, pagers and wireless computer and gaming peripherals, e.g., mice, keyboards, gamepads and handheld digitizing pens.

[0031] The block diagram of FIG. 1 shows the circuitry of an exemplary computer mouse that may incorporate a sensing system in accordance with the present invention. The mouse is a wireless mouse employing an optical surface tracking system. Control logic may be implemented in firmware within a control integrated circuit (IC) 1, e.g., a Sunplus SPMCO2A microprocessor ([mu]P), available from Sunplus Technology Company, Ltd. of Hsinchu, Taiwan, or an application specific integrated circuit (ASIC). In addition to managing the power supplied to the system (e.g., by 2 AA batteries 3), [mu]P 1 performs signal processing and output functions of the mouse, and controls the wireless transmission of data packets to a host computer via an RF transmitter 5.

[0032] An optical controller IC 7 forms part of an optical tracking engine, controlling illumination of a LED light source 9 which is used to illuminate a trackable surface (e.g., a desktop). IC 7 also processes signals received from an image detector 10 (which may be included as part of IC 7) that receives light reflected from the trackable surface. The images are processed by IC 7 using spatial correlation to determine relative displacement values, in pixel or sub-pixel intervals. A stream of relative displacement values are communicated by IC 7 to [mu]P 1 for further processing of the signals into data packets used by the host computer to control the movement of a displayed mouse cursor. [mu]P 1 controls an RF transmission section 5 of the mouse to transmit the data packets to the host computer.

[0033] FIG. 2 is a functional block diagram of a computer 11 used with an exemplary mouse 13 to which the present invention may be applied. Mouse 13 illustratively has right and left buttons 15, 17 and a depressible, rotatable scroll wheel 19 located therebetween. Obviously, mouse 13 may have more actuators (such as thumb actuation buttons or more finger actuation buttons), fewer actuators (such as only a single button or two buttons) or different types of actuators (such as triggers, rollers, etc.). Mouse 13 may instead be another type of cursor control (pointing) device, such as a trackball device. Computer 11 has firmware and/or software providing a mouse driver 21, an operating system 23, a message hook procedure 25, and a focus application 27. To better understand the operation of input device 13 in computer system 11, the components of that system are discussed in connection with a mouse packet data structure as illustrated in FIG. 3. Of course, it will be appreciated that re-arrangements of the data portions within the data structure or different data portions can be used. For example, where different actuators are used, the data structure will change accordingly.

[0034] To initiate a mouse message, the user first manipulates mouse 13. Based on this manipulation, mouse 13 generates a mouse packet that is passed to serial interface 75 and which is indicative of the manipulation event. When serial interface 75 receives mouse packet, it converts the serial information in

JP2004061502A Page 7 of 23

the mouse packet into a set of parallel packets and provides the parallel packets to mouse driver 21. Mouse driver 21 creates a mouse message based on the manipulation event in a conventional manner. [0035] The mouse message is then transmitted to operating system 23. Operating system 23 may be a Microsoft "WINDOWS" operating system, e.g., "WINDOWS NT(R)," "WINDOWS 95(R).," "WINDOWS 98(R)" "WINDOWS 2000(R)", or "WINDOWS XP(R)." Of course, other operating systems can be used as well, such as OS/2 from IBM Corporation, or UNIX, LINUX, or Apple operating systems, as well as myriad embedded application operating systems, such as are available from Wind River, Inc. Operating system 23 includes a mouse message hook list that identifies a series of mouse message hook procedures 25. When operating system 23 receives the mouse message from mouse driver 21, it examines the mouse message hook list to determine if any mouse message hook procedures have registered themselves with operating system 23. If at least one mouse message hook procedure has registered itself with operating system 23, operating system 23 passes the mouse message to the registered mouse message hook procedure 25 that appears first on the list. [0036] The called mouse message hook executes and returns a value to operating system 23 that instructs the operating system to pass the mouse message to the next registered mouse message hook. [0037] The mouse message may, for example, represent a command to an application which "owns" the window currently under focus in computer 11. In that instance, the message hook procedure 25 issues the command to the focus window application 27. In response, the focus window application 27

performs the desired function. [0038] After the message hook procedure 25 issues the command to the focus application 27, the message hook procedure25 consumes the mouse message by removing the message from the message chain. This is accomplished by returning a value to operating system 23 which indicates to the operating system that it should not pass the mouse message to any other message hook procedures. [0039] FIG. 4 is a more detailed diagram, in partial block form and partial schematic form, illustrating an optical surface tracking mouse 77 to which the present inventive systems may be applied. Mouse 77 includes a housing 79, an electromagnetic radiation source (which may be a light source such as an LED) 81, an aperture 83 defined in the bottom of housing 79, a first optical coupler 85, a second optical coupler 87, an image or pattern detector 89, a controller 91, and a current driver 93. In FIG. 4, optical mouse 77 is shown supported relative to a work surface 92. Pattern or image detector 89 can be any suitable detector which is capable of detecting images or patterns from information carried by electromagnetic radiation impinging thereon and providing a signal indicative of such patterns or images. Pattern detector 89 may be an artificial retina pattern detector, for example, as described in greater detail below.

[0040] As mentioned, light source 81 can be any suitable source of electromagnetic radiation which can be used to provide radiation for impingement on a pattern or image and which can then be detected by pattern detector 89. In one illustrative embodiment, light source 81 includes an LED 95 and an integral lens 97. Source 81 could also be a surface mounted LED, or a low grade laser (with a wavelength in the nanometer range), for example.

[0041] Radiation emitted from LED 95 is transmitted through integral lens 97 (which is illustratively a dome shaped clear optical piece of material such as glass or plastic integral with the casing of LED 95) such that it impinges on optical coupler 85. As is described in greater detail below, optical coupler 85 collects radiation emitted by LED 95 and shapes it. The radiation exits optical coupler 85, passes through housing aperture 83 and impinges upon work surface 92. Work surface 92 may be an ordinary planar work surface, e.g., desktop, having no predetermined pattern or texture thereon, or it may be a surface provided with a predetermined pattern, texture or image. The light reflects off of work surface 92 toward optical coupler 87. Optical coupler 87 illustratively includes a lens which collects the radiation reflected from surface 92 and directs it to, and focuses it on, image detector (e.g., artificial retina) 89.

[0042] Image detector 89 generates an image signal indicative of an image or pattern on work surface 92, based on the radiation reflected from work surface 92. The image signal is provided to controller 91 which computes position information based on the image signal. The position information indicates

JP2004061502A Page 8 of 23

movement of mouse 77 relative to work surface 92, e.g., in a manner such as is described in the above-identified (and incorporated by reference) patents and patent applications. Position information is provided by controller 91 in the form of an information packet, which may be transmitted to computer 11 through a cable, or through a wireless transmission link such as an infrared, ultrasonic, or radio frequency (RF) link. The position information provided by controller 91 may be provided according to a conventional serial or parallel interface format, such as universal serial bus (USB), FireWire(TM), I<2>C, PS2, ECP and EPP interface formats.

[0043] As mentioned, image detector 89 may be an artificial retina. A suitable artificial retina manufactured by Mitsubishi Electric Corporation includes a two-dimensional array of variable sensitivity photo detectors (VSPDs) and operates in a known manner. Briefly, the VSPDs are formed by a side-by-side pair of diodes integrated onto and separated by a semi-insulated GaAs layer (pn-np structure). In one embodiment, the array is a 32*32 element array, but the array could be made larger or smaller as desired. The photo detector current depends, both in sign and magnitude, on an applied voltage. Such VSPDs exhibit an analog memory effect which stores conductivity information when a voltage is applied in the presence of an optical write pulse. This information is retrieved by injecting an optical readout pulse.

[0044] As a further example, image detector 89 may be provided as part of an optical tracking IC available from Agilent Technologies Inc. of Palo Alto Calif., e.g., the ADNS 2030 and 2050 ICs. Associated imaging componentry (e.g., LED light source and optical coupling assembly) is also available from Agilent, alone or as part of a complete optical tracking engine kit intended for use in the design of an optically tracking mouse.

[0045] Image processing in such devices is based on optical matrix-vector multiplication, or approximations thereof. An input image is projected onto the device as a weight matrix. All VSPDs have one electrode connected along rows, yielding a sensitivity control vector. Thus, the VSPD sensitivity can be set to arbitrary values in each row within a certain range. In addition, the remaining VSPD electrode is connected along columns, yielding an output current vector defined by the matrix vector product of the weight matrix times the sensitivity control vector.

[0046] In an illustrative embodiment, image detector 89 is controlled, by controller 91, to perform edge extraction operations. The sensitivities of two adjacent detector rows are set to +1 and -1, respectively, whereas all other sensitivities are set at 0. In this embodiment, the output current is proportional to the difference in light intensities of the two active rows. By shifting the control voltage pattern in a cyclical manner (0, +1, -1, 0, 0, etc.), the horizontal edges of the input image are sensed. Thus, the system operates in a time sequential and semi-parallel mode.

[0047] In the illustrated embodiment, mouse 77 also includes a current driver 93 which is coupled to source 81. With this arrangement, controller 91 can be configured to intermittently sense the intensity of the radiation generated by source 81 and adjust the current provided to source 81 through current driver 93. In other words, if the sensed intensity is lower than a desired range, controller 91 may provide a feedback signal to current driver 93 to boost the current provided to source 81, in order to increase the intensity of the electromagnetic radiation emanating from source 81. If, on the other hand, the intensity of the radiation is higher than a desired range, controller 91 may provide a feedback signal to current driver 93 to reduce the current provided to source 81, to thereby reduce the intensity of the radiation emitted from source 81. This may be done to maximize the signal/noise ratio of the reflected image information. It may also serve as a means, in addition to the present inventive power management systems and methods, for reducing the overall power consumption of mouse 73.

[0048] Additional detail concerning the ways in which controller 91 may receive image signals from image detector 89 and process the image signal to generate position information are set out in the co-owned Adan et al. patent and co-pending patent applications mentioned (and incorporated by reference) above. These details are not directly relevant to (and are not necessary to an understanding of) the capacitive sensing system of the present invention. It should be noted, however, that such signal processing consumes considerably more power (typically 20-30 mA) than the signal processing associated with conventional opto-electrical encoder wheel systems (typically 1-2 mA). Additional

JP2004061502A Page 9 of 23

power is also required for driving the light source of the optical tracking system.

[0049] As previously mentioned, a mouse to which the present inventive systems may be applied may have a wireless (e.g., RF or infrared) data link to a host computer. Such a system, including a mouse 99 and a receiver 101, is diagrammatically depicted in FIG. 5. Receiver 101 is an RF receiver that connects to a personal computer 103 with a universal serial bus (USB) cable. Mouse 99 incorporates an RF transmitter and may incorporate an optical tracking system as has been described. Mouse 99 may be used in an ordinary fashion, e.g., a user can move a cursor across a computer screen by moving the mouse over a flat (planar) surface, and can control the actions of an on-screen cursor in a conventional "point and click" manner. When a user moves mouse 99 and clicks its buttons, mouse 99 generates binary data representing this activity, encapsulates the data into packets, and sends the packets to receiver 101 as radio frequency (RF) signals. The RF transmission may be carried out in a known manner, the details of which are not necessary to an understanding of the present inventive sensing systems. If receiver 101 recognizes mouse 99, it sends the binary data to computer 103. The computer then reacts to the data to cause, for example, the cursor to move across the screen (monitor) 105. [0050] Typically, two AA alkaline batteries will power mouse 99 with a capacity of about 2500 mAh. In order to conserve the limited battery power, a power management system in accordance copending U.S. application Ser. No. 09/948,099 may be used to power down the mouse when it is not in use. As part of the system, a touch/proximity sensor utilizing a novel system and method of capacitive sensing in accordance with the present invention may be employed to provide an indication of usage. [0051] In accordance with the inventive capacitive sensing systems of U.S. application Ser. No. 09/948,099, a relative increase in a capacitance between a conductor and a device ground signals the presence of an object or body portion in contact with or close proximity to another object. As applied to a user operated data input device, the system signals the presence or absence of a user's hand or other operation instrumentality (e.g., a pen of pen based data input device) in contact with or close proximity to the device. As applied to mouse 99, the capacitive sensing system senses the presence of a user's hand on or in close proximity to mouse 99.

[0052] A change in the size of a relatively small capacitor formed between a sensor plate and its surroundings (a relative device ground) is detected by way of a charge transfer technique, in a manner which avoids processing intensive (and relatively slow) capacitance measurements by an A/D converter or the like. By way of analogy, a change in the relative size of the small ("scoop") capacitor may be determined by repeatedly dumping the charge of scoop capacitor into a larger ("bucket") capacitor, and counting the number of "scoops" required to "fill" the bucket capacitor. The "scoop" capacitor is modulated by the touch or close proximity of a user's hand, for example. The closer the user's hand is to the mouse, the larger the apparent size of the scoop capacitor. By counting the number of "scoops" it takes to fill the "bucket," a capacitance change initiated by a change in the user's hand proximity, as the user touches/removes his hand from the mouse, can be detected.

[0053] The present invention builds on the disclosure of U.S. application Ser. No. 09/948,099, by providing a system and method for reducing the time and energy it takes to determine a physical count of "scoops" required to "fill" the bucket capacitor. The efficiency of the algorithm is improved, and that improvement may be used to extend the battery life of the product in which the algorithm is employed. [0054] Application Ser. No. 09/948,099 describes methods and systems for detecting a change in environmental capacitance caused by the proximity of a human user hand, which allow power to be saved by turning "off" the high current systems, e.g., tracking systems, when the mouse, keyboard, etc., is not in use. The determination of this condition involves periodic sequences of microprocessor operation, causing increased current draw during the detection interval. This interval remains relatively long, because each time the touch system is operated a count is generated as the "bucket" capacitor is charged from 0 volts up to an arbitrary threshold determined by an internal comparator. The present inventor recognized that counts in a typical system may accumulate to 100 or more, while the difference between a "touch" event and "no-touch" event might only exhibit itself as a count of +/-5 counts around this value. For sensing purposes, the area of interest is this difference and not the succession of counts leading up to the final number. According to the present invention, a repeatable offset charge is injected

JP2004061502A Page 10 of 23

into the bucket capacitor at the initiation of the detection sequence. Such an offset allows the count range to be reduced by an amount proportional to the offset charge induced into the bucket capacitor. [0055] According to exemplary embodiments of the invention, and with reference to FIG. 5, a resistor (e.g., 30 kOhm) or other impedance element 184 may be wired to an unused or multifunction port pin of [mu]P 1, which allows the microprocessor, with the port pin functioning as a voltage source, to inject current into bucket capacitor 183 prior to the detection sampling interval. In lieu of a resistor, impedance 184 could be an inductor used to "flyback" a precharge to the bucket capacitor, or a further capacitor from which a precharge could be transferred. Still further, an external impedance element could be omitted and the port pin of [mu]P 1 could be set as a current source for a deterministic time, to precharge the bucket capacitor to a repeatable level.

[0056] In the case that the pin is set as a voltage source to charge the bucket capacitor through a resistor, charge injection is a function of the applied voltage duration (time), the resistor value, and the bucket capacitor value. The precharge is made repeatable and, theoretically, may be set at any level producing a voltage below the threshold level of the I/O cell. As a practical matter, however, the threshold level of the I/O cell has an uncertainty, due to the fabrication process used to build the silicon, of about +/-12%. On top of that, there is generally some variation in clock timing, and the capacitance of the bucket capacitor and scoop capacitor can vary as well, perhaps an additional 10%. Additionally, there is an environmental element to the scoop capacitor charge variation that affects the counts. Taking into account these sources of process variability, it may be desirable to maintain a safety margin, by choosing a precharge of approximately [2/3] of the nominal bucket capacitor "capacity," or less, taking into account the average detection threshold of the microprocessor or ASIC involved. [0057] Each sample (count) set may then accumulate to 20 or 30 counts for example, instead of 100-110 counts. The sampling duration is thus reduced to [1/4] of the time duration previously required. Assume a non-offset system has a "touch" value of 100 counts and non-touch value of 110. In this case approximately 10% of the resulting counts are used to resolve hand presence=10/100. Now consider an offset system where hand presence accumulates to 20 counts, and hand absence to 30 counts. In this case, the difference is {fraction (10/20)} or 50%. Assuming an interval of 100 mS between sampling cycles and a 5 mS sampling duration, then with a 2 mA gross current (hand-off) draw, the total power draw would be reduced from a 100 uA average to 33 uA. The gross power saving which is achievable in this example is 3:1 (hand-off), and this ratio may be altered by the potential to increase the sampling periodicity (frequency) to improve responsiveness. Since the total number of counts may be reduced to the range of 20-30, the possibility of external noise perturbations that affect the quality of the determination may also be reduced. External transient events commonly occur and can affect the

[0058] Utilization of an offset charge provides an advantage in terms of reduced time and power requirements for carrying out detection sampling. These gains can be traded back to improve resolution (increase granularity) in hand/object detection as well as detection of non-touch related environmental capacitance variation, thus reducing system sensitivity to noise. To this end, for example, the size of the bucket capacitor could be increased from 4.7 nF to 7.5 nF causing the count interval to range from 30 (for touch) to 45 (for no touch). Corresponding to the increase in size of the bucket capacitor, if the bucket capacitor is charged by way of a voltage source and resistor, the resistance value would preferably be dropped by the same ratio, e.g., to 20 kOhms. In this case, power savings would be reduced to approximately 2:1, but granularity of the touch detection would increase 50% (from 10 to 15 counts). Such increased granularity may be useful, e.g., to permit discrimination between hand approach and actual touch conditions, that may in turn be used for power management or other functions. As one example, to improve device responsiveness while retaining power efficiency, it may be desirable to begin the power-up process of certain device components upon detection of a hand approach, while other components (taking less time to power-up) are not powered-up until actual hand contact is detected.

number of counts. A shorter detection period improves the statistical probability of "getting the right

answer," i.e., improved error margin.

[0059] As mentioned, an alternative to use of an external resistor or other impedance is to use an internal

JP2004061502A Page 11 of 23

current limiting (current source) functionality of the involved I/O port of [mu]P 1, and carefully time the application of power. Typically, an I/O port impedance might be on the order of 100 Ohms as an FET source or sink impedance, although the source impedance is somewhat dynamic and non-linear. As is known, by carefully controlling the process used to create the IC, these FETs can be made usable as a current limited source. Microprocessors that provide this functionality are available off-the-shelf. In an ASIC configuration, these I/O FETs can be biased to provide a relatively precise current. Utilizing a simple digital counter, such a small current source may be turned on for a finite, controllable time, to inject a deterministic number of coulombs of charge into the bucket capacitor. Alternatively, essentially the same result may be achieved using a tuned circuit such as an inductor in series, or flyback, with the capacitor, and a shorter time interval.

[0060] In a first embodiment, the present invention works by sequentially charging "scoop" capacitor 181, and dumping it into relatively large, preferably fixed size bucket capacitor 183. Bucket capacitor 183 may, e.g., have a capacitance C of 4.7 nF, whereas the capacitance of the scoop capacitor may vary within the range of 15-45 pF. The filling/dumping process is continued until bucket capacitor 183 is "full." An increase in the size of scoop capacitor 181, indicative of the presence or absence of a user's hand in contact with or close proximity to the mouse, can then be determined by how many "scoops" it took to fill the bucket. This general process is the same as is described in U.S. application Ser. No. 09/948,099.

[0061] In the present case, however, the algorithm is modified by "filling" the bucket partially full before counting the "scoops." In this way, the number of "scoops" is reduced.

[0062] As seen in FIGS. 1 and 5, a preferred implementation uses three I/O pins A, B and C of [mu]P 1 to control the filling, dumping (charge transferring) and input threshold switch sampling actions. Pin C is connected, through resistor (or other impedance) 184, to pin A. In the alternative, and as mentioned, also applicable would be an internal current source used in lieu of impedance 184. Obviously, other hardware/software/firmware arrangements may be utilized in order to achieve the same or similar result, including arrangements of discrete circuit elements, or an ASIC, in lieu of firmware programmed [mu]P 1. The following steps may be executed by [mu]P 1 under firmware control:

[0063] 1) uP clamps Pins A, B, and C to ground, to discharge bucket capacitor 183. Counter=0. [0064] a. Pin A is set to high impedance.

[0065] b. Pin C is set to a 1 or positive voltage. Through a charging resistor or source impedance, a finite charge is loaded into bucket capacitor 183. The charge is selected to be less than that required to "fill" the bucket capacitor. The total charge is a function of the positive voltage, the charging time, and the series impedance between pin C and pin A connected to bucket capacitor 183. (In the event of an internal current source, such as in an ASIC implementation, the total charge would be a function of the current source value and activation time).

[0066] c. Pins B and C are set to high impedance.

[0067] 2) With pin B still set to be a high impedance input (floating), Pin A is set high to charge the scoop capacitor (without charging bucket capacitor 183).

[0068] 3) Pin A is set to be a high impedance input (floating), and Pin B is driven low, to dump the charge from scoop capacitor 181 into bucket capacitor 183.

[0069] 4) Counter=counter+1 (count one scoop).

[0070] 5) Pin A (still a high impedance input) is sampled to see if it has crossed an input high threshold (indicates a bucket "full" condition). If not, steps 2-5 are repeated.

[0071] 6) Algorithm is complete; Counter value is inversely proportional to a relative size of the scoop capacitor. The lower the Counter value, the greater the capacitance of the scoop capacitor. The Counter value may be used directly as a current touch value (TouchVal), or may be averaged into a new touch reading, e.g., TouchVal=(TouchVal+Counter)/2, in which case TouchVal is a moving average value. [0072] Thus, following each cycle of charge transfer (after the initial charging of the bucket capacitor to its repeatable non-zero reference charge), an input threshold switch of [mu]P 1, e.g., a CMOS transistor connected to pin A, is checked to determine whether its threshold (e.g., [1/2] Vcc=1.55V+-20%) has been reached. When it has, this indicates that the bucket capacitor is "full." A counter is incremented for

JP2004061502A Page 12 of 23

each check, up to the point that the threshold voltage is exceeded. The presence of a hand on (or in close proximity to) the mouse is determined when the count related value (TouchVal) falls below a predetermined threshold count value (which is preferably dynamically adjusted in a manner to be described). The aforementioned touch-on (ON) or touch-off (OFF) signals are generated based upon this determination.

[0073] As described so far, TouchVal is a count value or moving average count value. It will be understood, however, that TouchVal could instead be another variable related to the count, e.g., a time value providing a proxy indication of the number of cycles of charge transfer required to reach the input high threshold.

[0074] In a "low-side" variation of the above technique, sampling is carried out at Pin B (instead of Pin A) at the time that Pin B is set to be a high impedance input. A CMOS transistor threshold switch of a typical controller will transition from low-to-high at a voltage that is somewhat different than the high-to-low transition point. This difference can be utilized to provide different resolutions of the count value. In carrying out the "low-side" variation, [mu]P 1 may execute the following steps:

[0075] 1) uP 1 clamps pins A, B and C to ground, to discharge bucket capacitor 183 and scoop capacitor 181. Counter=0.

[0076] a. Pin A is set to high impedance.

[0077] b. Pin C is set to a 1 or positive voltage. Through a charging resistor or source impedance, a finite charge is loaded into the bucket capacitor. The charge is selected to be less than that required to "fill" the bucket capacitor. The total charge is a function of the positive voltage, the charging time, and the series impedance between Pin C and Pin A connected to bucket capacitor. (In the event of an internal current source, such as in an ASIC implementation, the total charge would be a function of the current source value and activation time.)

[0078] c. Pins B and C are set to high impedance.

[0079] 2) With Pin B still set to be a high impedance input (floating), Pin A is set high to charge the scoop capacitor (without charging bucket capacitor 183).

[0080] 3) Pin B (still a high impedance input) is sampled to see if it has crossed an input low threshold (indicates a bucket "full" condition). If crossed, proceed to step (7). If not crossed, continue to step (4). [0081] 4) Pin A is set to be a high impedance input (floating), and Pin B is driven low, to dump the charge from scoop capacitor 181 into bucket capacitor 183.

[0082] 5) Counter=counter+1 (count one scoop).

[0083] 6) Repeat steps 2-5.

[0084] 7) Algorithm is complete; Counter value is inversely proportional to a relative size of the scoop capacitor. The lower the Counter value, the greater the capacitance of the scoop capacitor. The Counter value may be used directly as a current touch value (TouchVal), or may be averaged into a new touch reading, e.g., TouchVal (TouchVal+Counter)/2, in which case TouchVal is a moving average value. [0085] In an alternative embodiment that may be carried out with the circuit arrangement of FIG. 5, TouchVal may be representative of a number of cycles required to dump (rather than charge) bucket capacitor 183 through the scoop capacitor 181. Again, by way of analogy, the bucket is initially "filled," and then it is emptied, scoop by scoop, until a threshold low (or high) voltage is detected indicating that the charge of the bucket capacitor has been "emptied," i.e., reduced below a threshold level. In carrying out this alternative embodiment, [mu]P 1 may execute the following steps:

[0086] 1) uP 1 drives Pin A high and Pin B low to charge the bucket capacitor; Pin C is set to high impedance.

[0087] a. Pin A is set to high impedance.

[0088] b. Pin C is set to a 0 or ground voltage. Through a discharging resistor or source impedance, a finite charge is emptied from the Bucket capacitor. The charge is selected to be less than that required to "empty" the bucket capacitor. The total charge is a function of the positive voltage, the discharging time, and the series impedance between Pin C and Pin A connected to bucket capacitor 183. (In the event of an internal current sink, such as in an ASIC implementation, the total charge would be a function of the current sink value and activation time.)

JP2004061502A Page 13 of 23

- [0089] c. Pins B and C are set to a high impedance.
- [0090] 2) Pin A is driven low while Pin B remains set as a high impedance input (floating), to dump the charge of scoop capacitor 181 to ground (without dumping the charge of bucket capacitor 183).
- [0091] 3) Pin A is set to be a high impedance input (floating) and Pin B is driven low, resulting in a transfer of charge from bucket capacitor 183 to scoop capacitor 181.
- [0092] 4) Counter=counter+1 (count one scoop).
- [0093] 5) Pin A (still a high impedance input) is sampled to see if it has crossed an input low threshold (indicates bucket is "empty"). If not, steps 2-5 are repeated.
- [0094] 6) Algorithm is complete; as in the first embodiment, the Counter value is inversely proportional to a relative size of the scoop. The lower the Counter value, the greater the capacitance of the scoop capacitor. TouchVal may be set as the Counter value itself, a moving average of the Counter value, or a value otherwise related to the Counter value, e.g., a corresponding time value.
- [0095] The polarity of the charge in step (1) may be reversed such that Pin B is driven high and Pin A is driven low to charge the bucket capacitor. In this case, Pin A is sampled in step (5) to see if it crossed an input high threshold.
- [0096] Similar to the first "bucket filling" embodiment, sampling may be carried out in the above "bucket emptying" embodiments at Pin B (instead of Pin A), at the time that Pin B is set as a high impedance input. In carrying out this variation, [mu]P 1 may execute the following steps:
- [0097] 1) uP 1 drives Pin A high and Pin B low to charge bucket capacitor 183; Pin C is set to high impedance.
- [0098] a. Pin A is set to high impedance.
- [0099] b. Pin C is set to a 0 or ground voltage. Through a discharging resistor or source impedance, a finite charge is emptied from the Bucket capacitor. The charge is selected to be less than that required to "empty" the bucket capacitor. The total charge is a function of the positive voltage, the discharging time, and the series impedance between Pin C and Pin A connected to the bucket capacitor 183. (In the event of an internal current sink, such as in an ASIC implementation, the total charge would be a function of the current sink value and activation time.)
- [0100] c. Pins B and C are set to a high impedance.
- [0101] 2) Pin A is driven low while Pin B remains set as a high impedance input (floating), to dump the charge of scoop capacitor 181 to ground (without dumping the charge of bucket capacitor 183).
- [0102] 3) Pin B (still a high impedance input) is sampled to see if it has crossed an input high threshold (indicates bucket is "empty"). If crossed, proceed to step (7). If not crossed, then continue to step (4).
- [0103] 4) Pin A is set to a high impedance input (floating) and Pin B is driven low, resulting in a transfer of charge from bucket capacitor 183 to scoop capacitor 181.
- [0104] 5) Counter=counter+1 (count one scoop).
- [0105] 6) Repeat steps 2-5.
- [0106] 7) Algorithm is complete; as in the first embodiment, the Counter value is inversely proportional to a relative size of the scoop. The lower the Counter value, the greater the capacitance of the scoop capacitor. TouchVal may be set as the Counter value itself, a moving average of the Counter value, or a value otherwise related to the Counter value, e.g., a corresponding time value.
- [0107] The polarity of the charge in step (1) may be reversed such that Pin B is driven high and Pin A is driven low to charge the bucket capacitor. In this case, Pin B is sampled in step (3) to see if it has crossed an input low threshold.
- [0108] In a further alternative embodiment that may be carried out with the circuit arrangement of FIG. 7, TouchVal may be representative of a number of cycles required to "fill" bucket capacitor 183 by way of a voltage applied to bucket capacitor 183 and scoop capacitor 181 connected in series. In this case, a per-cycle increase in charge of bucket capacitor 183 is regulated by the relative size of scoop capacitor 181. In carrying out this alternative embodiment, [mu]P 1 may execute the following steps:
- [0109] 1) uP 1 clamps Pins A, B and C to ground to discharge bucket capacitor 183 and scoop capacitor 181. Counter=0.
- [0110] a. Pin B, is set to high impedance.

JP2004061502A Page 14 of 23

[0111] b. Pin C is set to a 1 or positive voltage. Through a charging resistor or source impedance, a finite charge is loaded into the Bucket capacitor. The charge is selected to be less than that required to "fill" the bucket capacitor. The total charge is a function of the positive voltage, the charging time, and the series impedance between Pin C and Pin B connected to bucket capacitor 183. (In the event of an internal current source, such as in an ASIC implementation, the total charge would be a function of the current source value and activation time.)

- [0112] c. Pins A and C are set to high impedance.
- [0113] 2) While Pin A remains set as a high impedance input (floating), Pin B is set high; this puts the bucket and scoop capacitors in series. The same current flows through both capacitors, and when the scoop capacitor is filled current stops flowing through both the bucket capacitor and the scoop.
- [0114] 3) Pin B is set to be a high impedance input (floating), and Pin A is driven low, to discharge the scoop capacitor (without discharging the bucket), so that it may be filled again.
- [0115] 4) Counter=counter+1 (count one scoop).
- [0116] 5) Pin B (still a high impedance input) is sampled to see if it has crossed an input high threshold (indicates a bucket "full" condition). If so, proceed to step (6). If not, repeat steps 2-5.
- [0117] 6) Algorithm is complete; Counter value is inversely proportional to a relative size of the scoop capacitor. The lower the Counter value, the greater the capacitance of the scoop capacitor. The Counter value may be used directly as a current touch value (TouchVal), or may be averaged into a new touch reading, e.g., TouchVal=(TouchVal+Counter)/2, in which case TouchVal is a moving average value. [0118] In a "low-side" variation of the above-described further alternative embodiment, sampling is carried out at Pin A (instead of Pin B) at the time that Pin A is set to be a high impedance input. In carrying out this variation, [mu]P 1 may execute the following steps:
- [0119] 1) uP 1 clamps Pins A, B and C to ground to discharge bucket capacitor 183 and scoop capacitor 181. Counter=0.
- [0120] a. Pin B is set to high impedance.
- [0121] b. Pin C is set to a 1 or positive voltage. Through a charging resistor or source impedance, a finite charge is loaded into the Bucket capacitor. The charge is selected to be less than that required to "fill" the bucket capacitor. The total charge is a function of the positive voltage, the charging time, and the series impedance between Pin C and Pin B connected to the bucket capacitor. (In the event of an internal current source, such as in an ASIC implementation, the total charge would be a function of the current source value and activation time.)
- [0122] c. Pins A and C are set to high impedance.
- [0123] 2) While Pin A remains set as a high impedance input (floating), and Pin B is set high; this puts the bucket and scoop in series. The same current flows through both capacitors, and when the scoop capacitor is filled current stops flowing through both the bucket capacitor and the scoop capacitor.
- [0124] 3) Pin A (still a high impedance input) is sampled to see if it has crossed an input low threshold (indicates a bucket "full" condition). If so, proceed to step (7). If not, then continue to step (4).
- [0125] 4) Pin B is set to be a high impedance input (floating) and Pin A is driven low, to discharge the scoop capacitor (without discharging the bucket) so that it may be filled again.
- [0126] 5) Counter=counter+1 (count one scoop).
- [0127] 6) Repeat steps 2-5.
- [0128] 7) Algorithm is complete; Counter value is inversely proportional to a relative size of the scoop capacitor. The lower the Counter value, the greater the capacitance of the scoop capacitor. The Counter value may be used directly as a current touch value (TouchVal), or may be averaged into a new touch reading, e.g., TouchVal=(TouchVal+Counter)/2, in which case TouchVal is a moving average value. [0129] As has been described, touch-on (ON) and touch-off (OFF) signals may be generated based upon a direct determination of whether the count related value (TouchVal) falls below a predetermined threshold count value. An enhanced sensing algorithm for determining and outputting a touch/proximity or no touch/proximity flag (ON/OFF), with better immunity to noise and non-touch related environmental changes, is now described with reference to FIG. 6. This algorithm corresponds to a sensing algorithm described in commonly owned copending application Ser. No. 09/948,099.

JP2004061502A Page 15 of 23

[0130] As a matter of convenience, the terms "touch," "touching," etc. are used in the following description of the algorithm to refer to touch and/or close proximity. The touch flag ON is set when the algorithm (state machine) is in the stOn or stOnPos states 187, 189, and is cleared in the stOff and stOffPos states 191, 193. The touch algorithm periodically reads a new touch value (TouchVal) using the above-described counting algorithm. The following is a list of variables that may be used in the sensing algorithm:

Touch Val Current touch reading (result from above counting algorithm).

TouchOff Current OFF threshold value.

TouchAvg In the ON states, holds a filtered (pseudo-average) value which is used in the comparison to enter the "stOff" state (see below).

TouchCnt A filtering count value used in the different touch states. [0131] There are four different states the touch algorithm can be in:

stOff: User is not touching, algorithm waiting to go ON. A check

for entering the "stOn" state (see below) is performed here.

StOftPos: User is not touching, Touch Val > TouchOff value. This

state is a filter, and ratchets TouchOff up slowly.

StOn: User is touching; algorithm is waiting to go to the "stOff"

state

StOnPos: User is touching, Touch Val > TouchAvg. This state is a

filter which ratchets TouchAvg up slowly. A check for

entering the stOff state is performed here.

[0132] With reference to FIG. 6, operation of the touch algorithm may be summarized as follows. The state machine transitions from stOff state 191 to stOn state 187 upon TouchVal falling a predetermined amount below (e.g., more than 2 counts below) TouchOff. The state machine transitions from stOn state 187 to stOff state 191 upon a filtered (pseudo-average) touch value (TouchAvg) reaching or exceeding TouchOff. Each time that TouchVal exceeds TouchAvg, state stOnPos 189 is entered, wherein a counter initially set, e.g., at 4 is decremented. If TouchVal remains higher than TouchAvg such that the counter is decremented to 0, the value of TouchAvg is incremented to TouchAvg+1. TouchAvg is reset to TouchVal upon TouchVal dropping to or below TouchAvg, and upon a state transition from stOff to stOn.

[0133] The threshold count value TouchOff is preferably dynamically adjusted in the following manner. When batteries 3 are first installed, the touch-state algorithm is preferably initialized to the stOn state. TouchVal is set to the current touch reading, and the initial TouchOff value is set to a maximum counter value of 255. As TouchVal will not ordinarily ever reach this maximum value, this forces the touch algorithm to remain in the stOn state until the state machine of FIG. 8 transitions to the SHUTDOWN

JP2004061502A Page 16 of 23

state via a timeout (e.g., 180 sec.) of no mouse activity. At this point TouchOff is reset to TouchAvg, which is determined in the manner described above. Preferably, any transition to SHUTDOWN from another state will cause TouchOff to be set to the current TouchAvg. At this point, the system can generally correctly assume that no hand is present.

[0134] If, during stOff state 191, TouchVal exceeds a current value of TouchOff, a state stOffPos 193 is entered wherein a counter initially set, e.g., at 8 is decremented. If TouchVal remains higher than TouchOff such that the counter is decremented to 0, the value of TouchOff is incremented to TouchOff+1. TouchOff is reset to TouchAvg upon a state transition from stOnPos to stOff (which occurs upon TouchAvg reaching or exceeding TouchOff). In stOff state 191, TouchOff is decremented by 1 each time a current touch reading (TouchVal) falls just below TouchOff (e.g., TouchOff-2<=TouchVal<=TouchOff) for a preset number of control cycles (e.g., 100).

[0135] The preferred states, and state transition conditions, are further described below.

[0136] stOn state 187

[0137] If TouchVal is <TouchAvg, then TouchAvg is set to the current touch reading (no state change).

[0138] If TouchVal is >TouchAvg, then counter TCount is initialized to 4, and the state machine transitions to stOnPos state 189. stOnPos state 189

[0139] If TouchVal is <TouchAvg, then TouchAvg is set equal to TouchVal and the state machine transitions to stOn state 187.

[0140] If TouchVal is >TouchAvg, TCount is decremented, and if the count =0 (4 successive TouchVal readings>TouchAvg), then TouchAvg is incremented. This state serves to perform a slow filter for the touch readings, so momentary drops will not unnecessarily put the touch-state machine in the stOff state 191

[0141] If TouchAvg >=TouchOff, then the state machine transitions to stOff state 191 and another counter OffCnt (which may use the same register as TCount) is set to 100. TouchOff is set to TouchAvg.

[0142] stOff state 191

[0143] If TouchVal is >TouchOff, then the state machine transitions to stOffPos state 193 and counter TCount is set to 8.

[0144] If TouchVal is <(TouchOff-2), then the state machine transitions to the stOn state, and TouchAvg is initialized to TouchVal.

[0145] If TouchVal is <TouchOff, but >=(TouchOff-2), then counter OffCnt is decremented. If OffCnt=0, then TouchOff is decremented, and OffCnt is reset to 100. This is the case where a lower TouchOff value is learned (i.e., when the mouse is moved to a more capacitive environment). When the mouse state machine enters SHUTDOWN state 165, and the state machine is set to stOff state 191, TouchOff is set to TouchAvg.

[0146] stOffPos state 193

[0147] If TouchVal is >TouchOff, then TCount is decremented. If TCount=0, then TouchOff is incremented and TCount is reset to 8. This is the condition where a higher TouchOff value is learned (i.e., when the mouse is moved to a less capacitive environment).

[0148] If TouchVal is <=TouchOff, then OffCnt is set to 100 and the state machine transitions to the stOff state.

[0149] The present invention has been described in terms of preferred and exemplary embodiments thereof. Numerous other embodiments, modifications and variations within the scope and spirit of the appended claims will occur to persons of ordinary skill in the art from a review of this disclosure. In the claims, the use of the labels for algorithm variables appearing in the specification is for convenience and clarity and is not intended to have any limiting effect.

The EPO does not accept any responsibility for the accuracy of data and information originating from other authorities than the EPO; in particular, the EPO does not guarantee that they are complete, up-to-date or fit for specific purposes. Claims not available for JP 2004061502 (A)

Claims of corresponding document: US 2004019810 (A1) Tran

Translate this text Claims Tree

JP2004061502A Page 17 of 23

1. A capacitive sensing system for sensing the presence of an object or body portion in contact with or close proximity to another object, comprising:

a first conductor capacitively coupled to a ground to thereby form a scoop capacitor having a capacitance which varies in relation to the proximity of said object or body portion to said conductor; a pair of second and third conductors forming a bucket capacitor having a capacitance which is larger than a maximum capacitance of said scoop capacitor; an input threshold switch;

charge setting means for setting a charge of said bucket capacitor at a repeatable non-zero reference level:

switching means for selectively: connecting at least one of said scoop capacitor and bucket capacitor to a voltage source to charge said at least one capacitor, connecting said charge setting means to said bucket capacitor to set the charge of the bucket capacitor to said repeatable non-zero reference level, varying the charge of said bucket capacitor from the reference level set by said charge setting means, in relation to a relative size of said scoop capacitor, and applying a voltage of said bucket capacitor to said input threshold switch;

detector means for detecting an input state of said input threshold switch;

determining means for determining a value (TouchVal) relating to a number of cycles of said varying of the bucket capacitor charge, corresponding to a detection of a transition of said input threshold switch by said detector means; and

signal generating means for generating, based upon TouchVal, a signal indicative of an ON state wherein said object or body portion is in contact with or close proximity to said another object, and an OFF state wherein said object or body portion is not in contact with or close proximity to said another object.

- 2. A capacitive sensing system according to claim 1, wherein the at least one capacitor comprises said scoop capacitor, and said varying of the charge of said bucket capacitor comprises transferring charge from said scoop capacitor to said bucket capacitor.
- 3. A capacitive sensing system according to claim 1, wherein the at least one capacitor comprises said bucket capacitor and said varying of the charge of said bucket capacitor comprises transferring charge from said bucket capacitor to said scoop capacitor.
- 4. A capacitive sensing system according to claim 1, wherein the at least one capacitor comprises said scoop capacitor and said bucket capacitor connected in series, and said varying of the charge of said bucket capacitor comprises charging said bucket capacitor with said voltage source, as regulated by said scoop capacitor.
- 5. A capacitive sensing system according to claim 1, further comprising comparing means for comparing TouchVal, or a number derived from TouchVal, with a predetermined threshold value (TouchOff), or a number derived from TouchOff; and wherein said signal generating means generates said ON and OFF state indicating signals based upon an output of said comparing means.
- 6. A capacitive sensing system according to claim 1, wherein said object is a computer peripheral device, and said first conductor is mounted on said computer peripheral device.
- 7. A capacitive sensing system according to claim 6, wherein said computer peripheral device is an external computer peripheral device linkable to a separate host computer, said peripheral device incorporating therein a power supply.
- 8. A capacitive sensing system according to claim 7, wherein said external computer peripheral device is linkable to a host computer without a hard-wired connection.

JP2004061502A Page 18 of 23

9. A capacitive sensing system according to claim 8, wherein said external computer peripheral device is a cursor control device comprising an optical tracking engine.

- 10. A capacitive sensing system according to claim 9, wherein said cursor control device is a computer mouse configured to track on a planar surface upon which the mouse rests.
- 11. A capacitive sensing system according to claim 1, wherein TouchVal for a control cycle n is a moving average value.
- 12. A capacitive sensing system according to claim 5, further comprising threshold count determining means for dynamically adjusting the value of TouchOff in accordance with a relative decrease in the capacitance of said scoop capacitor occurring during said OFF state.
- 13. A capacitive sensing system according to claim 12, further comprising means for deriving a value (TouchAvg) from TouchVal, said comparing means comparing TouchAvg with TouchOff during said ON state.
- 14. A capacitive sensing system according to claim 13, wherein TouchAvg is initially set to equal TouchVal upon a transition from the OFF state to the ON state, and the value of TouchAvg is incremented upon TouchVal exceeding TouchAvg for a predetermined interval.
- 15. A capacitive sensing system according to claim 12, wherein said decrease in the capacitance of said scoop capacitor is determined from the occurrence of an increase in TouchVal during said OFF state.
- 16. A capacitive sensing system according to claim 15, wherein said decrease in the capacitance of said scoop capacitor is determined from TouchVal remaining above TouchOff for a predetermined interval.
- 17. A capacitive sensing system according to claim 5, further comprising means for deriving a value (TouchAvg) from TouchVal, said comparing means comparing TouchAvg with TouchOff during said ON state.
- 18. A capacitive sensing system according to claim 5, wherein said signal generating means transitions from said OFF state to said ON state upon TouchVal decreasing below TouchOff by a predetermined amount.
- 19. A capacitive sensing system according to claim 5, said system decrementing Touch Off upon TouchVal remaining below TouchOff for a predetermined interval.
- 20. A capacitive sensing system according to claim 1, wherein said input threshold switch comprises a CMOS transistor.
- 21. A capacitive sensing system according to claim 2, said first conductor of said scoop capacitor being commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, said first one of said pair of conductors of said bucket capacitor further being connected to a third terminal wherein:
- said switching means cyclically: (a) clamps the first, second and third terminals to ground, to discharge the bucket capacitor; (b) sets the first terminal to high impedance and drives the third terminal to thereby set said reference level charge of said bucket capacitor; (c) sets the second and third terminals to be high impedance inputs and drives the first terminal, to charge the scoop capacitor without charging the bucket

JP2004061502A Page 19 of 23

capacitor; and (d) sets the first terminal to be a high impedance input and drives the second terminal, to transfer charge from the scoop capacitor to the bucket capacitor; said input threshold switch is connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.

- 22. A capacitive sensing system according to claim 21, wherein said first one of said pair of conductors of said bucket capacitor is connected to said third terminal through an impedance element.
- 23. A capacitive sensing system according to claim 22, wherein said impedance element comprises a resistor.
- 24. A capacitive sensing system according to claim 3, said first conductor of said scoop capacitor being commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, said first one of said pair of conductors of said bucket capacitor further being connected to a third terminal, wherein:
- said switching means cyclically: (a) drives the first terminal high, drives the second terminal low and sets the third terminal to high impedance, to charge the bucket capacitor; (b) sets the first terminal to high impedance and drives the third terminal low to thereby drop the charge of said bucket capacitor to said reference charge level; (c) sets the second and third terminals to be high impedance inputs and drives the first terminal low, to discharge the scoop capacitor without discharging the bucket capacitor, and (d) sets the first terminal to be a high impedance input and drives the second terminal to transfer charge from the bucket capacitor to the scoop capacitor;
- said input threshold switch is connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.
- 25. A capacitive sensing system according to claim 24, wherein said first one of said pair of conductors of said bucket capacitor is connected to said third terminal through an impedance element.
- 26. A capacitive sensing system according to claim 25, wherein said impedance element comprises a resistor.
- 27. A capacitive sensing system according to claim 4, said first conductor of said scoop capacitor being commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, said first one of said pair of conductors of said bucket capacitor further being connected to a third terminal, wherein:
- said switching means cyclically: (a) drives the first, second and third terminals low, to discharge the bucket capacitor and scoop capacitor; (b) sets the second terminal to high impedance and drives the third terminal high to thereby set said reference level charge of said bucket capacitor; (c) sets the first terminal to be a high impedance input and drives the second terminal high, to place the bucket capacitor and scoop capacitor in series, and (d) sets the second terminal to be a high impedance input and drives the first terminal low, to discharge the scoop capacitor without discharging the bucket capacitor; said input threshold switch is connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.

JP2004061502A Page 20 of 23

28. A capacitive sensing system according to claim 27, wherein said first one of said pair of conductors of said bucket capacitor is connected to said third terminal through an impedance element.

- 29. A capacitive sensing system according to claim 28, wherein said impedance element comprises a resistor.
- 30. A capacitive sensing system according to claim 1, wherein said input threshold switch, said switching means, said detector means, said determining means and said signal generating means are provided within a control integrated circuit (IC) having three pins, said first conductor of said scoop capacitor being commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first one of said pair of pins, the second of said pair of conductors of the bucket capacitor being connected to a second of said three pins, the second of said pair of conductors of the bucket capacitor further being connected to a third of said pins.
- 31. A capacitive sensing system according to claim 30, wherein:

said switching means cyclically: (a) clamps the first, second and third pins to ground, to discharge the bucket capacitor; (b) sets the first terminal to high impedance and drives the third terminal to thereby set a charge of said bucket capacitor at a repeatable non-zero reference level; (c) sets the second and third pins to be high impedance inputs and drives the first pin to charge the scoop capacitor without charging the bucket capacitor; and (d) sets the first pin to be a high impedance input and drives the second pin, to transfer charge of the scoop capacitor to the bucket capacitor;

said input threshold switch is connected to one of said first pin and said second pin to receive a voltage therefrom when said one pin is set to be said high impedance input; and

said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.

32. A capacitive sensing system according to claim 30, wherein:

said switching means cyclically: (a) drives the first pin high, drives the second pin low, and sets the third terminal to high impedance, to charge the bucket capacitor; (b) sets the first pin to high impedance and drives the third pin low, to thereby drop the charge of said bucket capacitor to said reference level; (c) sets the second and third pins to be high impedance inputs and drives the first pin low, to discharge the scoop capacitor without discharging the bucket capacitor; and (d) sets said first pin to be a high impedance input and drives the second pin, to transfer charge from the bucket capacitor to the scoop capacitor;

said input threshold switch is connected to one of said first pin and said second pin to receive a voltage therefrom when said one pin is set to be said high impedance input; and said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.

33. A capacitive sensing system according to claim 30, wherein:

said switching means cyclically: (a) drives the first, second and third pins low, to discharge the bucket capacitor and scoop capacitor; (b) sets the second pin to high impedance and drives the third pin high to thereby set a charge of said bucket capacitor at a repeatable non-zero reference level; (c) sets the first pin to be a high impedance input and drives the second pin high, to place the bucket capacitor and scoop capacitor in series; and (d) sets said second pin to be a high impedance input and drives the first pin low, to discharge the scoop capacitor without discharging the bucket capacitor;

said input threshold switch is connected to one of said first pin and said second pin to receive a voltage therefrom when said one pin is set to be said high impedance input; and

said detector means samples, in relation to the cycling of said switching means, a state of said input threshold switch.

JP2004061502A Page 21 of 23

34. A method for sensing the presence of an object or body portion in contact with or close proximity to another object, comprising:

providing a first conductor capacitively coupled to a ground to thereby form a scoop capacitor having a capacitance which varies in relation to the proximity of said object or body portion to said conductor; a pair of second and third conductors forming a bucket capacitor having a capacitance which is larger than a maximum capacitance of said scoop capacitor; and an input threshold switch;

performing switching to selectively: connect at least one of said scoop capacitor and said bucket capacitor to a voltage source to charge said at least one capacitor, set a charge of said bucket capacitor at a repeatable non-zero reference level, vary the charge of said bucket capacitor from said reference level in relation to a relative size of said scoop capacitor, and apply a voltage of said bucket capacitor to said input threshold switch;

detecting an input state of said input threshold switch;

determining a value (TouchVal) relating to a number of cycles of said varying of the bucket capacitor charge, corresponding to a detection of a transition of said input threshold switch; and generating, based upon TouchVal, a signal indicative of an ON state wherein said object or body portion is in contact with or close proximity to said another object, and an OFF state wherein said object or body portion is not in contact with or close proximity to said object.

- 35. A method for sensing according to claim 34, wherein the at least one capacitor comprises said scoop capacitor and said varying of the charge of said bucket capacitor comprises transferring charge from said scoop capacitor to said bucket capacitor.
- 36. A method for sensing according to claim 34, wherein the at least one capacitor comprises said bucket capacitor, and said varying of the charge of said bucket capacitor comprises transferring charge from said bucket capacitor to said scoop capacitor.
- 37. A method for sensing according to claim 34, wherein the at least one capacitor comprises said scoop capacitor and said bucket capacitor connected in series, and said varying of the charge of said bucket capacitor comprises charging said bucket capacitor with said voltage source, as regulated by said scoop capacitor.
- 38. A method for sensing according to claim 34, further comprising comparing TouchVal, or a number derived from TouchVal, with a predetermined threshold value (TouchOff), or a number derived from TouchOff; and wherein said signal generating generates said ON and OFF state indicating signals based upon an output of said comparing.
- 39. A method for sensing according to claim 34, wherein TouchVal for a control cycle n is a moving average value.
- 40. A method for sensing according to claim 38, further comprising dynamically adjusting the value of TouchOff in accordance with a relative decrease in the capacitance of said scoop capacitor occurring during said OFF state.
- 41. A method for sensing according to claim 40, further comprising deriving a value (TouchAvg) from TouchVal, wherein said comparing compares TouchAvg with TouchOff during said ON state.
- 42. A method for sensing according to claim 41, wherein TouchAvg is initially set to equal TouchVal upon a transition from the OFF state to the ON state, and the value of TouchAvg is incremented upon TouchVal exceeding TouchAvg for a predetermined interval.

JP2004061502A Page 22 of 23

43. A method for sensing according to claim 42, wherein said decrease in the capacitance of said scoop capacitor is determined from the occurrence of an increase in TouchVal during said OFF state.

- 44. A method for sensing according to claim 43, wherein said decrease in the capacitance of said scoop capacitor is determined from TouchVal remaining above TouchOff for a predetermined interval.
- 45. A method for sensing according to claim 38, further comprising deriving a value (TouchAvg) from TouchVal, wherein said comparing compares TouchAvg with TouchOff during said ON state.
- 46. A method for sensing according to claim 38, wherein in said signal generating, a transition from said OFF state to said ON state occurs upon TouchVal decreasing below TouchOff by a predetermined amount.
- 47. A method according to claim 38, wherein TouchOff is decremented upon TouchVal remaining below TouchOff for a predetermined interval.
- 48. A method for sensing according to claim 35, wherein:

said first conductor of said scoop capacitor is commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, and said first one of said pair of conductors of said bucket capacitor is further connected to a third terminal;

said switching cyclically: (a) clamps the first, second and third terminals to ground, to discharge the bucket capacitor; (b) sets the first terminal to high impedance and drives the third terminal to thereby set the charge of said bucket capacitor to said reference level; (c) sets the second and third terminals to be high impedance inputs and drives the first terminal to charge the scoop capacitor without charging the bucket capacitor, said input threshold switch being connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and (d) sets the first terminal to be a high impedance input and drives the second terminal, to transfer charge of the scoop capacitor to the bucket capacitor; and

said detecting comprises sampling, in relation to the cycling through steps (a)-(d), a state of said input threshold switch.

49. A method for sensing according to claim 36, wherein:

said first conductor of said scoop capacitor is commonly connected, together with a first one of said pair of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, and said first one of said pair of conductors of said bucket capacitor is further connected to a third terminal;

said switching cyclically: (a) drives the first terminal high, drives the second terminal low and sets the third terminal to high impedance, to charge the bucket capacitor; (b) sets the first terminal to high impedance and drives the third terminal low to thereby drop the charge of said bucket capacitor to said reference level; (c) sets the second and third terminals to be high impedance inputs and drives the first terminal low, to discharge the scoop capacitor without discharging the bucket capacitor; and (d) sets said first terminal to be a high impedance input and drives the second terminal, to transfer charge from the bucket capacitor to the scoop capacitor, said input threshold switch being connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and

said detecting comprises sampling, in relation to the cycling through steps (a)-(d), a state of said input threshold switch.

50. A method for sensing according to claim 37, wherein:

said first conductor of said scoop capacitor is commonly connected, together with a first one of said pair

JP2004061502A Page 23 of 23

of conductors of said bucket capacitor, to a first terminal, the second of said pair of conductors of the bucket capacitor being connected to a second terminal, said first one of said pair of conductors of said bucket capacitor further being connected to a third terminal;

said switching cyclically: (a) drives the first, second and third terminals low, to discharge the bucket capacitor and scoop capacitor; (b) sets the second terminal to high impedance and drives the third terminal high to thereby set said reference level charge of said bucket capacitor; (c) sets the first terminal to be a high impedance input and drives the second terminal high, to place the bucket capacitor and scoop capacitor in series; and (d) sets said second terminal to be a high impedance input and drives the first terminal low, to discharge the scoop capacitor without discharging the bucket capacitor, said input threshold switch being connected to one of said first terminal and said second terminal to receive a voltage therefrom when said one terminal is set to be said high impedance input; and said detecting comprises sampling, in relation to the cycling through steps (a)-(d), a state of said input threshold switch.

(19) **日本国特許庁(JP)**

(12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2004-61502 (P2004-61502A)

(43) 公開日 平成16年2月26日(2004.2.26)

(51) Int. C1. 7 G01V

3/08

FI

3/08 D テーマコード (参考)

G06F 3/033 GO1V G06F 3/033 310C 5B087

審査請求 未請求 請求項の数 50 OL (全 31 頁)

(21) 出願番号 特願2003-168418 (P2003-168418)

(22) 出願日 平成15年6月12日 (2003.6.12)

(31) 優先権主張番号 10/202,867

平成14年7月26日 (2002.7.26) (32) 優先日

(33) 優先権主張国 米国 (US)

(特許庁注:以下のものは登録商標)

ポケットベル Linux

(71) 出願人 391055933

マイクロソフト コーポレイション

MICROSOFT CORPORATI

アメリカ合衆国 ワシントン州 9805 2-6399 レッドモンド ワン マイ

クロソフト ウェイ (番地なし)

(74) 代理人 100077481

弁理士 谷 義一

(74) 代理人 100088915

弁理士 阿部 和夫

(72) 発明者 マーク ダブリュ ケースボルト

> アメリカ合衆国 98107 ワシントン 州 シアトル ノースウエスト 55 2

10

最終頁に続く

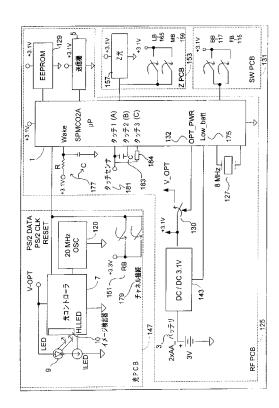
(54) 【発明の名称】静電容量感知システム及びその方法

(57)【要約】

【課題】データ入力デバイス(マウス)と接触または近 接している人間の手が存在していることを正常に検出す るために必要な時間とエネルギーを緩和する。

【解決手段】静電容量感知は、導体と周囲の接地平面に より形成されるスクープキャパシタの容量の相対的変化 を検出することで実行される。スクープキャパシタとバ ケットキャパシタとの間で電荷が移動し、バケットキャ パシタの電圧が入力しまい値スイッチに印加される。入 力しきい値スイッチの状態遷移を検出し、この状態遷移 を引き起こすのに必要な電荷移動のサイクル数を示す値 (Touch Val)を決定する。デバイスに接近ま たは接触している物体の有無は、TOuch Valと 所定のしきい値(Touch Off)とを比較するこ とにより求められる。バケットキャパシタを最初に、反 復可能な非ゼロ基準レベルまで充電して、状態遷移を起 こす電荷レベルに近づける。

【選択図】 図 1



【特許請求の範囲】

【請求項1】

他の物体との接触、または近接する物体または身体の一部の存在を感知する静電容量感知 システムであって、

接地に対して静電結合し、静電容量が、前記物体または身体の一部との近さに応じて変化するスクープキャパシタを形成する第1の導体と、

前記スクープキャパシタの最大容量よりも大きな容量を有するパケットキャパシタを形成する第2の導体及び第3の導体のペアと、

入力しきい値スイッチと、

前記パケットキャパシタの電荷を反復可能な非ゼロ基準レベルに設定する電荷設定手段と 10

前記スクープキャパシタ及び前記パケットキャパシタのうち少なくとも1つを電圧源に接続して前記少なくとも1つのキャパシタを充電し、前記電荷設定手段を前記パケットキャパシタの電荷を前記反復可能な非ゼロ基準レベルに設定し、前記パケットキャパシタの電荷を前記スクープキャパシタの相対的サイズに関して前記電荷設定手段により設定した前記基準レベルから変化させ、前記パケットキャパシタの電圧を前記入力しまい値スイッチに印加することを選択的に行うためのスイッチング手段と、

前記入力しきい値スイッチの入力状態を検出するための検出手段と、

該検出手段により前記入力しきい値スイッチの遷移が検出されたことに対応する前記バケットキャパシタの電荷の前記変化のサイクル数に関する値(TOuck Val)を判別する判別手段と、

該TOuch Valに基づいて、前記物体または身体の一部が前記他の物体と接触または近接するON状態と、前記物体または身体の一部が前記他の物体と接触または近接していないOFF状態を示す信号を発生する信号発生手段と

を備えたことを特徴とする静電容量感知システム。

【請求項2】

前記少なくとも1つのキャパシタが、前記スクープキャパシタを含み、前記パケットキャパシタの電荷の前記変化に前記スクープキャパシタから前記パケットキャパシタへ電荷を移動することを特徴とする請求項1に記載の静電容量感知システム。

【請求項3】

前記少なくとも1つのキャパシタが、前記パケットキャパシタを含み、該パケットキャパシタの電荷の前記変化に前記パケットキャパシタから前記スクープキャパシタへ電荷を移動することを特徴とする請求項1に記載の静電容量感知システム。

【請求項4】

前記少なくとも1つのキャパシタが、直列に接続されている前記スクープキャパシタと前記パケットキャパシタを含み、該バケットキャパシタの電荷の前記変化に、前記スクープキャパシタにより安定化される前記電圧源で前記パケットキャパシタを充電することを特徴とする請求項1に記載の静電容量感知システム。

【請求項5】

前記TOuch Val、または前記TOuch Valから導かれた数値と所定のしまい値(TOuch Off)、または該TOuch Offから導かれた数値とを比較する比較手段を備え、前記信号発生手段が前記比較手段の出力に基づいて信号を示す前記ONおよびOFF状態を発生することを特徴とする請求項1に記載の静電容量感知システム。

【請求項6】

前記物体がコンピュータ周辺機器であり、前記第1の導体が前記コンピュータ周辺機器に取り付けられていることを特徴とする請求項1に記載の静電容量感知システム。

【請求項7】

前記コンピュータ周辺機器が別のホストコンピュータにリンク可能な外部コンピュータ周

20

30

40

辺機器であり、前記周辺機器が電源を組み込むことを特徴とする請求項 6 に記載の静電容量感知システム。

【請求項8】

前記外部コンピュータ周辺機器が、ハード配線接続なしでホストコンピュータにリンク可能であることを特徴とする請求項7に記載の静電容量感知システム。

【請求項9】

前記外部コンピュータ周辺機器が、オプティカルトラッキングエンジンを備えるカーソル制御デバイスであることを特徴とする請求項8に記載の静電容量感知システム。

【請求項10】

前記カーソル制御デバイスが、マウスが置かれている平面上でトラッキングを行うように 構成されたコンピュータ用のマウスであることを特徴とする請求項9に記載の静電容量感 知システム。

【請求項11】

制御サイクルnに対する前記TOuch Valが、移動平均値であることを特徴とする請求項1に記載の静電容量感知システム。

【請求項12】

前記OFF状態のときに発生する前記スクープキャパシタの静電容量の相対的減少に応じて、前記TOuch Offの値を動的に調整するしきい値カウント判別手段を備えることを特徴とする請求項5に記載の静電容量感知システム。

【請求項13】

前記Touch Valから値(Touch AV9)を導く手段を備え、前記ON状態のときに前記比較手段で前記Touch AV9とTouch Offとを比較することを特徴とする請求項12に記載の静電容量感知システム。

【請求項14】

前記Touck AVタがOFF状態からON状態へ遷移した後、最初に前記Touck Valに設定され、該Touck Valが所定の間隔の間に前記Touck AV9 を超えると該Touck AV9の値がインクリメントされることを特徴とする請求項1 3に記載の静電容量感知システム。

【請求項15】

前記スクープキャパシタの静電容量の前記減少が、前記OFF状態のときに前記TOuch Valの増加の発生から判別されることを特徴とする請求項12に記載の静電容量感知システム。

【請求項16】

前記スクープキャパシタの静電容量の前記減少が、所定の間隔の間に前記TOuch V の一が前記TOuch Offよりも高いままであることから判別されることを特徴とする請求項15に記載の静電容量感知システム。

【請求項17】

前記TOuch Valから値(TOuch AV9)を導く手段を備え、前記ON状態のときに前記比較手段で前記TOuch AV9と前記TOuch Offとを比較すること特徴とする請求項5に記載の静電容量感知システム。

【請求項18】

前記TOuch Valが所定の量だけ前記TOuch Offよりも小さくなったときに前記信号発生手段が前記OFF状態から前記ON状態に遷移することを特徴とする請求項5に記載の静電容量感知システム。

【請求項19】

所定の間隔の間に、前記TOuch Valが前記TOuch Offよりも低いままであると、前記システムが前記TOuch Offをデクリメントすることを特徴とする請求項5に記載の静電容量感知システム。

【請求項20】

前記入力しきい値スイッチが、CMOSトランジスタを備えていることを特徴とする請求

20

10

30

40

項1に記載の静電容量感知システム。

【請求項21】

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの すち第1の導体とともに第1の端子に普通に接続し、前記パケットキャパシタの導体の前 記ペアのすち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記ペ アのすち前記第1の導体をさちに第8の端子に接続し、

前記スイッチング手段は循環的に、(の)前記第1、第2、および第3の端子をグラウンドにクランプして前記パケットキャパシタを放電し、(b)前記第1の端子をハイインピーゲンスに設定し、前記第2および第3の端子をハイインピーゲンス入力に設定し、前記パケットキャパシタを充電することなく前記スクープきとの端子をハイインピーゲンス入力に設定し、前記第1の端子をハイインピーゲンス入力に設定し、前記第1の端子をハイインピーゲンス入力に設定し、前記第1の端子をハイインピーゲンス入力に設定電荷を移動し、前記入力しまい値スイッチは前記第1の端子が前記ハイインピーゲンス入力に設定されているときに電圧を受け取り、前記検出手段が、前記スイッチング手段のサイクル動作に関して、前記入力しまい値スイッチの状態をサンプリングすることを特徴とする請求項2に記載の静電容量感知システム

【請求項22】

前記パケットキャパシタの導体の前記ペアのすち前記第1の導体を、インピーダンス素子を通じて前記第3の端子に接続することを特徴とする請求項21に記載の静電容量感知システム。

【請求項23】

前記インピーダンス素子が、抵抗器を含むことを特徴とする請求項22に記載の静電容量感知システム。

【請求項24】

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの すち第1の導体とともに第1の端子に普通に接続し、前記パケットキャパシタの導体の前 記ペアのすち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記ペ アのすち前記第1の導体をさらに第3の端子に接続し、

前記スイッチング手段は循環的に、(の)前記第1の端子を高にし、第2の端子を低にし、第3の端子をハイインピーダンスに設定して、前記パケットキャパシタを充電し、(b)前記第1の端子を八イインピーダンスに設定し、前記第3の端子を低にして前記パケットキャパシタの電荷を前記基準電荷レベルに下げ、(c)前記第2および第3の端子をハイインピーダンス入力に設定して前記第1の端子を低にし、前記パケットキャパシタを放電することなく前記スクープキャパシタを放電し、(む)前記第1の端子をハイインピーダンス入力に設定し、前記第2の端子を駆動して、前記パケットキャパシタから前記スクープキャパシタに電荷を移動し、

前記入力しきい値スイッチは前記第1の端子と前記第2の端子のすちの1つに接続し、前記1つの端子が前記ハイインピーダンス入力に設定されているときに電圧を受け取り、前記検出手段が、前記スイッチング手段のサイクル動作に関して、前記入力しきい値スイッチの状態をサンプリングすることを特徴とする請求項8に記載の静電容量感知システム

【請求項25】

前記パケットキャパシタの導体の前記ペアのうち前記第1の導体を、インピーダンス素子を通じて前記第3の端子に接続することを特徴とする請求項24に記載の静電容量感知システム。

【請求項26】

前記インピーダンス素子が、抵抗器を含むことを特徴とする請求項25に記載の静電容量 感知システム。

20

10

30

10

20

30

40

50

【請求項27】

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの すち第1の導体とともに第1の端子に普通に接続し、前記パケットキャパシタの導体の前 記ペアのすち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記ペ アのすち前記第1の導体をさちに第3の端子に接続し、

前記スイッチング手段は循環的に、(の)前記第1、第2、および第3の端子を低にして前記パケットキャパシタとスクープキャパシタを放電し、(b)前記第2の端子をハイインピーダンスに設定し、前記第3の端子を高にして前記パケットキャパシタの前記基準レベル電荷を設定し、(c)前記第1の端子をハイインピーダンス入力に設定して前記第2の端子を高にし、前記パケットキャパシタおよびスクープキャパシタを直列に配置し、(ん)前記第2の端子をハイインピーダンス入力に設定し、前記第1の端子を低にして、前記パケットキャパシタを放電することなく前記スクープキャパシタを放電し、

前記入力しきい値スイッチは前記第1の端子と前記第2の端子のうちの1つに接続し、前記1つの端子が前記ハイインピーダンス入力に設定されているときに電圧を受け取り、前記検出手段が、前記スイッチング手段のサイクル動作に関して、前記入力しきい値スイッチの状態をサンプリングすることを特徴とする請求項4に記載の静電容量感知システム

【請求項28】

前記パケットキャパシタの導体の前記ペアのうち前記第1の導体を、インピーダンス素子を通じて前記第8の端子に接続することを特徴とする請求項27に記載の静電容量感知システム。

【請求項29】

前記インピーダンス素子が、抵抗器を含むことを特徴とする請求項28に記載の静電容量感知システム。

【請求項30】

前記入力しまい値スイッチ、前記スイッチング手段、前記検出手段、前記判別手段、および前記信号発生手段を、3本のピンを備える制御用集積回路(IC)内に実現し、前記スクープキャパシタの前記第1の導体を、前記パケットキャパシタの導体の前記ペアのうちの第1のピンに普通に接続し、前記パケットキャパシタの導体の前記ペアのうちの第2の導体を前記3本のピンのうちの第2のピンに接続し、前記パケットキャパシタの導体の前記ペアのうちの第2の導体をさらに前記ピンのうちの第3のピンに接続することを特徴とする請求項1に記載の静電容量感知システム

【請求項31】

前記スイッチング手段は循環的に、(の)前記第1、第2、および第3のピンをグラウンドにクランプして前記パケットキャパシタを放電し、(b)前記第1の端子をハイインピーゲンスに設定し、前記第3の端子を駆動して前記パケットキャパシタの電荷を反復可能な非ゼロ基準レベルに設定し、(c)前記第2および第3のピンをハイインピーゲンス入力に設定して前記第1のピンを駆動し、前記パケットキャパシタを充電することなく前記スクープキャパシタを充電し、(ん)前記第1のピンをハイインピーゲンス入力に設定し、前記第2のピンを駆動して、スクープキャパシタの電荷をパケットキャパシタに移動し

前記入力しまい値スイッチは前記第1のピンと前記第2のピンのうちの1つに接続し、前記1つのピンが前記ハイインピーダンス入力に設定されているとまに電圧を受け取り、前記検出手段が、前記スイッチング手段のサイクル動作に関して、前記入力しまい値スイッチの状態をサンプリングすることを特徴とする請求項30に記載の静電容量感知システム。

【請求項32】

前記スイッチング手段は循環的に、(a)前記第1のピンを高にし、第2のピンを低にし、第3の端子をハイインピーダンスに設定して、前記パケットキャパシタを充電し、(b

) 前 記 第 1 の ピ ン を 八 イ イ ン ピ ー ダ ン ス に 設 定 し 、 前 記 第 3 の ピ ン を 低 に し て 、 前 記 バ ケ ットキャパシタの電荷を前記基準電荷レペルに下げ、(c)前記第2および第3のピンを 八 イ イ ン ピ ー ダ ン ス 入 力 に 設 定 し て 、 前 記 第 1 の ピ ン を 低 に し 、 前 記 バ ケ ッ ト キ ャ パ シ タ を放電することなく前記スクープキャパシタを放電し、(ん)前記第1のピンをハイイン ピ ー ダ ン ス 入 力 に 設 定 し 、 前 記 第 2 の 端 子 を 駆 動 し て 、 前 記 バ ケ ッ ト キ ャ パ シ タ か ら 前 記 スクープキャパシタに電荷を移動し、

前 記 入 力 し き い 値 ス イ ッ チ は 前 記 第 1 の ピ ン と 前 記 第 2 の ピ ン の う ち の 1 つ に 接 続 し 、 前 記 1 っ の ピ ン が 前 記 八 イ イ ン ピ ー ダ ン ス 入 力 に 設 定 さ れ て ।) る と き に 電 圧 を 受 け 取 り 、 前 記 検 出 手 段 が 、 前 記 ス イ ッ チ ン グ 手 段 の サ イ ク ル 動 作 に 関 し て 、 前 記 入 力 し き い 値 ス イ ッ チ の 状 態 を サ ン プ リ ン グ す る こ と を 特 徴 と す る 請 求 項 8 0 に 記 載 の 静 電 容 量 感 知 シ ス テ

【請求項33】

前 記 バ ケ ッ ト キ ャ パ シ タ と ス ク ー プ キ ャ パ シ タ を 放 電 し 、 (b) 前 記 第 2 の ピ ン を 八 イ イ ンピーダンスに設定し、前記第3のピンを高にして前記パケットキャパシタの電荷を反復 可 能 な 非 ゼ ロ 基 準 レ ベ ル に 設 定 し 、 (c) 前 記 第 1 の ピ ン を 八 イ イ ン ピ ー ダ ン ス 入 カ に 設 定して前記第2のピンを高にし、前記パケットキャパシタおよびスクープキャパシタを直 を 低 に し て 、 前 記 バ ケ ッ ト キ ャ パ シ タ を 放 電 す る こ と な く 前 記 ス ク ー プ キ ャ パ シ タ を 放 電 し、

前 記 入 力 し き い 値 ス イ ッ チ は 前 記 第 1 の ピ ン と 前 記 第 2 の ピ ン の う ち の 1 っ に 接 続 し 、 前 記 1 つ の ピ ン が 前 記 八 イ イ ン ピ ー ダ ン ス 入 力 に 設 定 さ れ て い る と き に 電 圧 を 受 け 取 り 、 前 記 検 出 手 段 が 、 前 記 ス イ ッ チ ン グ 手 段 の サ イ ク ル 動 作 に 関 し て 、 前 記 入 力 し き い 値 ス イ ッ チ の 状 態 を サ ン プ・リ ン グ す る こ と を 特 徴 と す る 請 求 項 8 0 に 記 載 の 静 電 容 量 感 知 シ ス テ

【請求項34】

他 の 物 体 と の 接 触 、 ま た は 近 接 す る 物 体 ま た は 身 体 の ー 部 の 存 在 を 感 知 す る 静 電 容 量 感 知 方法であって、

接 地 に 対 し て 静 電 結 合 し 、 静 電 容 量 が 前 記 物 体 ま た は 身 体 の 一 部 と の 近 さ に 応 じ て 変 化 す る ス ク ー プ キ ャ パ シ タ を 形 成 す る 第 1 の 導 体 と 、 前 記 ス ク ー プ キ ャ パ シ タ の 最 大 容 量 よ り も大きな容量を持つバケットキャパシタを形成する第2の導体及び第3の導体のペアと、 入力しきい値スイッチを提供するステップと、

前 記 ス ク ー プ キ ャ パ シ タ 及 び 前 記 バ ケ ッ ト キ ャ パ シ タ の う ち 少 な く と も 1 つ を 電 圧 源 に 接 続 し て 前 記 少 な く と も 1 つ の キ ャ パ シ タ を 充 電 し 、 前 記 バ ケ ッ ト キ ャ パ シ タ の 電 荷 を 反 復 可能非ゼロ基準レベルに設定し、前記スクープキャパシタの相対的サイズに関して前記バ ケ ッ ト キ ャ パ シ タ の 前 記 電 荷 を 前 記 基 準 レ ベ ル か ら 変 化 さ せ 、 前 記 バ ケ ッ ト キ ャ パ シ タ の 電 圧 を 前 記 入 力 し き । 1 値 ス イ ッ チ に 印 加 す る こ と を 選 択 的 に 行 う 友 め ス イ ッ チ ン グ を 実 行 するステップと、

前記入力しきり値スイッチの入力状態を検出するステップと、

該入力しきり値スイッチの遷移が検出されたことに対応する前記バケットキャパシタの電 荷の前記変化のサイクル数に関する値(Touch Val)を判別するステップと、 前記Touch Valに基づりて、前記物体または身体の一部が前記他の物体と接触ま たは近接するON状態と、前記物体または身体の一部が前記他の物体と接触または近接し ていないOFF状態を示す信号を発生するステップと

を有することを特徴とする静電容量感知方法。

【請求項35】

前 記 少 な く と も 1 つ の キ ャ パ シ タ が 前 記 ス ク ー プ キ ャ パ シ タ を 含 み 、 前 記 バ ケ ッ ト キ ャ パ シ タ の 電 荷 の 前 記 変 化 に 前 記 ス ク ー プ キ ャ パ シ タ か ら 前 記 バ ケ ッ ト キ ャ パ シ タ へ 電 荷 を 移 動することを特徴とする請求項34に記載の静電容量感知方法。

【請求項36】

20

10

前記少なくとも1つのキャパシタが前記パケットキャパシタを含み、前記パケットキャパシタの電荷の前記変化に前記パケットキャパシタから前記スクープキャパシタへ電荷を移動することを特徴とする請求項34に記載の静電容量感知方法。

【請求項37】

前記少なくとも1つのキャパシタが直列に接続されている前記スクープキャパシタと前記 パケットキャパシタを含み、前記パケットキャパシタの電荷の前記変化に、前記スクープ キャパシタにより安定化される前記電圧源で前記パケットキャパシタを充電することを特 徴とする請求項34に記載の静電容量感知方法。

【請求項38】

前記TOuch Val、または該TOuch Valから導かれた数値と所定のしきり値(TOuch Off)、または該TOuch Offから導かれた数値とを比較することを含み、前記信号発生手段が前記比較手段の出力に基づいて信号を示す前記ONおよびOFF状態を発生することを特徴とする請求項34に記載の静電容量感知方法。

【請求項39】

制御サイクルnに対する前記TOuch Valが移動平均値であることを特徴とする請求項34に記載の静電容量感知方法。

【請求項40】

前記OFF状態のときに発生する前記スクープキャパシタの前記静電容量の相対的減少に応じて前記TOuch Offの値を動的に調整することを特徴とする請求項88に記載の静電容量感知方法。

【請求項41】

前記TOuch Valから値(TOuch AV9)を導くことを含み、前記ON状態のときに前記TOuch AV9と前記TOuch Offとを比較すること特徴とする請求項40に記載の静電容量感知方法。

【請求項42】

前記TOuch AV9がOFF状態からON状態へ遷移した後、最初に前記TOuch Valに設定され、該TOuch Valが所定の間隔の間に前記TOuch AV9 を超えると前記TOuch AV9の値がインクリメントされることを特徴とする請求項 41に記載の静電容量感知方法。

【請求項43】

前記スクープキャパシタの静電容量の前記減少が、前記OFF状態のときに前記TOuch Valの増加の発生がら判別されることを特徴とする請求項42に記載の静電容量感知方法。

【請求項44】

前記スクープキャパシタの静電容量の前記減少が、所定の間隔の間に前記TOuch V の一が前記TOuch Offよりも高いままであることから判別されることを特徴とする請求項48に記載の静電容量感知方法。

【請求項45】

前記TOuch Valから値(TOuch AV9)を導くことを含み、前記ON状態のときに前記TOuch AV9と前記TOuch OfFとを比較すること特徴とする請求項88に記載の静電容量感知方法。

【請求項46】

前記信号発生にあいて、前記TOuch Valが所定の量だけ前記TOuch Offよりも小さくなったときに前記OFF状態から前記ON状態に遷移することを特徴とする請求項38に記載の静電容量感知方法。

【請求項47】

所定の間隔の間に前記TOuch Valが前記TOuch Offよりも低いままであると該TOuch Offがデクリメントされることを特徴とする請求項88に記載の静電容量感知方法。

【請求項48】

10

20

30

10

20

30

40

50

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの すち第1の導体とともに、第1の端子に普通に接続し、前記パケットキャパシタの導体の 前記ペアのすち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記 ペアのすち前記第1の導体をすらに第8の端子に接続し、

前記スイッチングは循環的に、(の)前記第1、第2、および第3の端子をグラウンドにクランプして前記パケットキャパシタを放電し、(b)前記第1の端子をハイインピーダンスに設定し、前記第3の端子を駆動して前記パケットキャパシタの前記電荷を前記基準レベルに設定し、前記パケットキャパシタを充電することなく前記スクープキャパシタを充電し、前記入力しきい値スイッチを前記第1の端子および前記第2の端子の当ちの1つに接続して前記1つの端子が前記ハイインピーダンス入力に設定されているときにそこから電圧を受け取るようにし、(d)前記第1の端子をハイインピーダンス入力に設定し、前記第2の端子を駆動して、前記スクープキャパシタから前記パケットキャパシタに電荷を移動し、

前記検出が、ステップ(の)~(d)までのサイクル動作に関して前記入力しきい値スイッチの状態をサンプリングすることを含むことを特徴とする請求項85に記載の静電容量感知方法。

【請求項49】

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの すち第1の導体とともに、第1の端子に普通に接続し、前記パケットキャパシタの導体の 前記ペアのすち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記 ペアのすち前記第1の導体をさらに第3の端子に接続し、

前記スイッチングは循環的に、(の)前記第1の端子を高にし、第2の端子を低にし、第3の端子をハイインピーゲンスに設定して、前記パケットキャパシタを充電し、(b)前記第1の端子をハイインピーゲンスに設定し、前記第3の端子を低にして前記パケットキャパシタを充電してが、(c)前記第3の端子を仏にして前記パイインピーゲンス入力に設定して前記第1の端子を低にし、前記パケットキャパシタを放電することなく前記スクープキャパシタを放電し、(d)前記第1の端子をハイインピーゲンス入力に設定し、前記入力しきい値スイッチを前記第1の端子と前記第2の端子をのすちの1つに接続して、前記1つの端子が前記ハイインピーゲンス入力に設定されたときにそこから電圧を受け取るようにし、

前記検出が、ステップ(の)~(d)までのサイクル動作に関して前記入力しきい値スイッチの状態をサンプリングすることを含むことを特徴とする請求項86に記載の静電容量感知方法。

【請求項50】

前記スクープキャパシタの前記第1の導体を前記パケットキャパシタの導体の前記ペアの うち第1の導体とともに、第1の端子に普通に接続し、前記パケットキャパシタの導体の 前記ペアのうち第2の導体を第2の端子に接続し、前記パケットキャパシタの導体の前記 ペアのうち前記第1の導体をさらに第8の端子に接続し、

前記スイッチングは循環的に、(の)前記第1、第2、および第3の端子を低にして前記パケットキャパシタとスクープキャパシタを放電し、(b)前記第2の端子を低にして前記パケットキャパシタの前記第3の端子を高にして前記パケットキャパシタの描記第2の端子を八イインピーゲンス入力に設定して前記第2の端子を八イインピーゲンス入力に設定し、前記所の端子を八イインピーゲンス入力に設定し、前記第1の端子を低にして、前記パケットキャパシタを放電することなく前記スクープキャパシタを放電し、前記八つの端子を前記第1の端子と前記第2の端子のうちの1つに接続して、前記1つの端子が前記ハイインピーゲンス入力に設定されたときにせこから電圧を受け取るようにし、前記検出が、ステップ(の)~(む)までのサイクル動作に関して前記入力しまい値スイッ

10

20

30

40

50

チの状態をサンプリングすることを含むことを特徴とする請求項37に記載の静電容量感知方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、反復可能オフセット電荷を採用した静電容量感知システム及びその方法に関し、特に、電子デバイス、特に手動データ入力デバイス(んのnd operated data in Put devices)の消費電力のパワーマネジメント、およびその他の目的に有利に使用できる感知システム(Sensing Systems)及びその方法に関するものである。より具体的には、電力消費量が比較的大きなコンポーネントを備えるワイヤレスデータ入力デバイス(Wireless data in Put devices)のバッテリ電力節約(conserve battery Power)に使用できる静電容量感知システム及びその方法に関するものである。

[0002]

【従来の技術】

ポータブルコンピュータやパーソナルデータアシスタント(PDA)、タブレットコンピュータ、携帯電話、ポケットベル、およびワイヤレスコンピュータ周辺機器などではパッテリ電力に大きく依存するので電子デバイスのパワーマネジメント機能(POWer mのれる 9 ement)がますます重要になってきている。このようなデバイスのコンポーネントは消費電力が次第に大きくなってきており、バッテリ交換または再充電間隔を延ばす要求が高まっている。このようなデバイスは、すぐに使用できるようにスイッチがオンになっていることが多く、かなりの時間やアイドル状態に置かれる。つまり、低電力モードを使用することでバッテリ電力の消耗を低減する機会が存在している。

[00003]

近年、ホストコンピュータとともに使用するのに適したワイヤレス周辺機器が導入されている。特に、マウスやトラックボールなどのカーソル制御(ポインティング)デバイスはワイヤレス化され、デバイスにバッテリ電源を組み込み、赤外線またはRF送信機/受信機ペアなどのワイヤレスデータリンクを構えている。効果的なパワーマネジメント機能がないと、このようなワイヤレス周辺機器を連続動作させた場合に、デバイスの限られたバッテリがたちまち消耗してしまい、バッテリ交換や再充電を頻繁に行う必要が生じる。

[0004]

他の技術開発では、表面オプティカルトラッキングシステム(OPticalSuFface trackin9 SyStemS)を利用するカーソル制御デバイスが導入され、従来の光・電気エンコーダホイール構成(OPtolectric encode r wheel arran9ementS)に頼っているデバイスに代わって使用されることが多くなってきている。オプティカルトラッキング機能(OPtical trackin9)は、トラッキングが行われる支持面および/またはユーザの手がちなって、不具合を起こしがちな可動部分(例えば、ボールおよび関連するエンコーグホイール)がなくトラッキングの信頼性および精度に優れる。他方、オプティカルトラッキング機能は、トラッキング可能な表面に光を当て、そのトラッキング可能な表面から反射した光(イメージ情報)を受信して処理するためにかなり大きな回路駆動電力を必要とする。

オプティカルトラッキングシステムの例および関連する信号処理手法は、特許文献 1 に開示されており、この内容は本発明に取り込まれている。

[0005]

これまで、オプティカルトラッキングシステムは、オプティカルトラッキングシステムとワイヤレスデータ送信機に必要な電力が比較的大きいため、ワイヤレスカーソル制御デバイスでの使用が限られていた。最近の市販製品であるLO分(七ech Cordles Mouseman (登録商標)OPticalでは、複数のスリープおよびスリープ解除モード(SleeP and awakemodes)を利用してバッテリの寿命を

延ばしている。完全実行モード(full run mode)から一連の低電力モードへの切り替えは、ユーザが不活動状態の時間に基づいて実行される。ユーザがマウスを動かしたり、マウスボタンをクリックしたりすると、マウスは完全実行モードに復帰する。 【0006】

さまざまな種類のユーザ近接検出器が知られており、パワーマネジメントシステムおよび多数の他のアプリケーションで使用されている。例えば、(例えば、特許文献 2 参照)では、コンピュータ周辺デバイス(例えば、ディスプレイモニタまたはプリンタ)と電源との接続のオン、オフを行うプロセッサペースの制御システムについて記述している。制御は、キーボード、マウス、プリンタ、またはオキュパンシーセンサ(OccuPancysensor)などの入力ソースから受信した入力活動信号に基づく。

[0007]

特許文献3には、情報処理装置用の省電力制御構成について記載されている。より具体的には、(1)ユーザ関連媒体の装置への接近(または装置との接触)を検出し、(2)このような接触または接近が検出されたときに装置の制御されている対象を非省電力状態にし、(3)ユーザ関連媒体(つまり、スタイラスペンまたはユーザの身体の一部)が存在していることが所定の期間検出されないときに制御されている対象を省電力状態にすることにする各種のシステムについて記述している。

[00008]

また、この特許文献3には、さまざまな種類の接近/接触センサについて説明されている。特に、電磁気、静電容量、および静電気結合タブレットなどのさまざまな「タブレット」タイプのセンサシステムが説明されている。一実施形態では、接触または接近検出タブレットおよびフラットディスプレイパネルを情報処理装置のハウジングに一体形成する。

[0009]

[0010]

[0011]

また、特許文献5には、パーソナルコンピュータで使用される電力を低減するシステムについて説明されている。より具体的には、ユーザの活動状態に応じてパーソナルコンピュータの一部の消費電力を下げ、1つまたは複数のセンサによりユーザの活動が検出されるとせれらの部分への供給電力を復帰する電力制御回路が開示されている。電力が低減される(または停止される)コンポーネントは、オンにしたときにほとんど即座に応答できるコンポーネントである。一方、完全な動作状態に復帰するのに一定時間かかるコンポーネント(例えば、ディスクドライブのモータ、モニタ、メインプロセッサ)は全出力で駆動される。開示されている主実施形態では、センサはキーボードに装着された圧電センサである。

[0012]

50

10

20

30

また、特許文献 5 には、コンピュータの他の場所(モニタ、マウス、トラックボール、タッチパッド、またはタッチスクリーン)にセンサを配置し、圧電センサの代わりに他のさまざまな種類のセンサ(容量、圧力、温度、光)を使用することができる。

[0013]

また、特許文献6には、静電容量感知およびデータ入力デバイスのパワーマネジメントシステムと方法を開示している。開示されている実施形態では、静電容量近接感知システムは、導体と周囲の接地平面により形成される「スクープ等体は、導電性インクで印刷される。この導体は、導電性インクで印刷されたも、導電性インクで印刷されたというでで、スクープを表しているで、スクープを表しているで、スクープ・リンタのででで、スクープ・リンタのででで、スクープ・リンタのででで、アケットキャパシタのででは、この状態にはいるでは、アケットキャパシタのででは、この状態にはいるでは、このはでででは、この状態にあるので、アクルとは、この値を対しているを表しているを表している。環境要因によって引き起こされるスクープキャパシタの容量の変化を考慮している。環境要因によって引き起こされるスクープキャパシタの容量の変化を考慮して所定のしきい値を調整することができる。

[0014]

上述したシステムを、例えば、ワイヤレスオプティカルマウスまたはハンドヘルドデジタイズジングペン(んのndんとーd distitizinst Pen)で実装すると、ユーザの手が近接したときに発生する環境の静電容量の変化が検出され、マウス/ペンが使用されていないときに大電流光(またはその他の種類の)トラッキングシステムをオフにすることにより省電力を果たすことができる。この状態の判別には、マイクロプロセッサの一連の周期的動作が必要であり、検出間隔で大きな電流が引き込まれる。タッチシステムが作動する毎に、0ポルトから内部コンパレータによって決定された任意のしきい値まで「バケット」キャパシタが充電されると、カウントが発生するため、この間隔は、比較的長い。

[0015]

通常のマウスユーザはマウスの応答に少しのタイムラグや遅延を望まない。ユーザは一般に、約0.01iPSまでの下がる動作に敏感であり、マウスを約25iPSまで動かすことができる。オプティカルトラッキング機能は、ユーザの感度に釣り合った反応レベルに対応できる。しかし、静電容量感知方法(例えば、特許文献6参照)で説明しているものを使用してオペレータ対話操作を検出する場合、強引なユーザ、例えば、マウスやその他のゲーム用周辺機器(例えば、ゲームパッド)を使用している利用者は、手による操作を正常に検出するために一定間隔の遅延が必要なのに、速く動かし過ぎて反応が追随できない場合がある。高速サンプリングを行えば、反応性の顕著な不足が緩和されるが、逆にサンプリングが増えることでバッテリの寿命に惡影響が及ぶことがある。

[0016]

マウスおよびその他のデータ入力デバイスでオプティカルトラッキングにバッテリの電力を使用することは、パワーマネジメントの観点からは大きな問題である。知られているオプティカルトラッキングエンジンでは、限られたバッテリ電源からかなりの電流を必要とする。 さらに、手が存在していることを検出するのに要する時間とエネルギーもまた、検出サンプリングを実行する周期(頻度)を制限する。検出システムが高速で電力効率がよいほど、サンプリングの周期を高めることができ、したがって、手の存在の検出速度が向上し、かつ/またはバッテリの寿命が延びる。

[0017]

【特許文献1】

米国特許第6172354号明細書

【 特 許 文 献 2 】

米国特許第5408668号明細書

【特許文献3】

10

20

30

10

20

30

40

50

米国特許第5396443号明細書

【特許文献4】

米国特許第5730165号明細書

【特許文献5】

米国特許第5669004号明細書

【特許文献6】

米国特許出願番号09/948099(特許第20020035701号)

[0018]

【発明が解決しようとする課題】

本発明の目的は、検出の信頼性を高めながら、でするとで、例えばマウスを定常に検出するとを正常に検出するとを正常に検出するとを正常に検出するとを正常に検出するとを正常に検出するとを正常に検出するとを正常に検出するとで、で存在を発明の静電を最知システムにおいて、できるが、本発のでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、、では、ないのでは、では、ないのでは、では、ないのでは、では、ないのでは、では、ないのでは、では、のでは、、のでは、ないのでは、、のでは、ないのでは、、ないのでは、ないできる。

[0019]

本発明の静電容量感知システム及びその方法は、バケットキャパシタの任意のただし反復可能な非ゼロオフセット電荷レベルが検出シーケンスの開始時に設定されるように修正すつとができる。バケットキャパシタに誘起されるこのようなオフセット電荷により、カウント範囲をオフセット電荷に比例する量だけ低減することができる。例えば、サンプル期間が半分に減らされるオフセット電荷では、手の存在の判別が2倍の頻度で実行することができ、オペレータの操作に対するシステムの反応性が2倍になる。同様に、サンプル期間を4分の1に減らすオフセットだと、反応性が2:1に改善されるだけでなく、マウスのサスペンド状態で検出を実行するのに必要な電力を半分に減らすことができる。本発明を利用すると、これらのパラメーターが両方とも最適化されるようにオフセット電荷および間隔率を選択することができる。

[0020]

本発明の一実施形態では、制御マイクロプロセッサの未使用またはマルチファンクションポートのピンに抵抗器を配線し、マイクロプロセッサがサンプリング期間の前にバケットキャパシタ電流を流し込むようにできる。電荷注入は、印加電圧持続時間、抵抗値、およびバケットキャパシタ値の関数として変化する。本発明によれば、プリチャージ(PFechのF9e)は繰り返し可能であり、サンプル間隔の通常動作範囲よりも下である。各サンプル間隔は100~110カウントではなく、例えば、20または30カウントまで累計される。

[0 0 2 1]

第1の態様では、本発明は、他の物体と接触または近接する物体または身体の一部の存在を感知する静電容量感知システムにおいて実現される。第1の導体は接地に対し静電結合しており、静電容量が物体または身体の一部と導体との近さに応じて変化するスクープキャパシタを形成する。第2の導体と第3の導体のペアが、スクープキャパシタの最大容量よりも大きな容量を持つパケットキャパシタを形成し、入力しきい値スイッチが実現される。パケットキャパシタの電荷を反復可能非ゼロ基準レベルに設定する電荷設定手段を用

10

20

30

40

50

意する。スクープキャパシタおよびパケットキャパシタのうち少なくとも1つを電圧源に接続して少なくとも1つのキャパシタを充電し、電荷設定手段をパケットキャパシタに接続してパケットキャパシタの電荷を反復可能な非ゼロ基準レベルに設定し、パケットキャパシタの電荷とで関して電荷設定手段により設定した。メリションの電荷をスクープキャパシタの電圧を入力しまい値スイッチに印力は多とを選択的に行うためのスイッチング手段を構える。入力しまい値スイッチの入力が態を検出するための検出器手段を構える。判別手段では、検出器手段により入力しまい値をなイッチの遷移が検出されたことに対応するパケットキャパシタの電荷の変化のサイクルをと対する値(TOuck Val)を判別する。信号発生手段は、TOuck Valに整づいて、物体または身体の一部が他の物体と接触または近接するON状態と、物体または

[0022]第 2 の 態 様 で は 、 本 発 明 は 、 他 の 物 体 と 接 触 ま た は 近 接 す る 物 体 ま た は 身 体 の 一 部 の 存 在 を 感 知 す る 方 法 で 実 現 さ れ る 。 こ の 方 法 は 、 接 地 に 対 し 静 電 結 合 さ れ 、 静 電 容 量 が 物 体 ま たは身体の一部と導体との近さに応じて変化するスクープキャパシタを形成する第1の導 体 に よ り 実 施 さ れ る 。 ス ク ー プ キ ャ パ シ タ の 最 大 容 量 よ り も 大 き な 容 量 を 持 つ バ ケ ッ ト キ ャパシタを形成する第2の導体と第3の導体のペアが実現され、入力しきい値スイッチも 実現される。スクープキャパシタおよびパケットキャパシタのうち少なくとも1つを電圧 源に接続して少なくとも1つのキャパシタを充電し、パケットキャパシタの電荷を反復可 能 な 非 ゼ ロ 基 準 レ ベ ル に 設 定 し 、 ス ク ー プ キ ャ パ シ タ の 相 対 的 サ イ ズ に 関 し て バ ケ ッ ト キ ャ パ シ タ の 電 荷 を 基 準 レ ベ ル か ら 変 化 さ せ 、 バ ケ ッ ト キ ャ パ シ タ の 電 圧 を 入 力 し き い 値 ス イッチに印加することを選択的に行うためスイッチングを実行する。入力しきい値スイッ チ の 入 力 状 態 が 検 出 さ れ る 。 入 力 し き い 値 ス イ ッ チ の 遷 移 が 検 出 さ れ 友 こ と に 対 応 し て バ ケットキャパシタの電荷が変化するサイクル数に関係する値(Touck Val)が判 別される。TOuch Valに基づいて、物体または身体の一部が他の物体と接触また は近接するON状態と、物体または身体の一部が他の物体と接触または近接していないO FF状態を示す信号を発生する。

[0023]

上述した本発明のその他の目的、特徴及び利点は、添付されている図面とともに提示されている好ましい実施形態についての以下の詳細から明らかであり、また完全に理解されるであるす。

[0024]

【課題を解決するための手段】

本発明の静電容量感知システム及びその方法は、コンピュータ入力デバイス、特にワイヤレスオプティカルトラッキングマウス内の応用例に関して説明している。 ただし、本発明は潜在的にかなり広い範囲にわたる応用を持つことは理解されるであるう。 本発明の静電容量感知システムは、パワーマネジメント機能に限られるわけではなく、むしろ他の物体と接触または近接している物体または身体の一部の有無を判別することが望まれる実質的にどのようなデバイス(データ入力デバイスなどの手段)でも実装できる。これには、他のさまざまな種類の近接センサが使用されている多数のアプリケーション、例えば、トイレの送水弁作動、水栓および噴水式飲料水供給装置、自動ドア制御システム、警報システム、セキュリティロックシステム、および安全保護装置システム(例えば、工業機器用)などが含まれる。

[0025]

本明細書で使用している「他の物体と接触または近接している」という表現は、局在する物体の一部だけでなく物体全体も意味し、互いに連動する複数のセンサを使用することを意味することは理解されるであるう。したがって、例えば、本発明の静電容量感知システム及びその方法は、測位目的および/または位置依存データ入力、インターフェイスまたはその他の機能を実行する目的で複数のセンサにより実装することができる。このような機能として、例えば、タッチパッドおよびタッチストリップ機能、さらに、さまざまなコ

20

30

40

50

ンピュータ/ユーザインターフェイス機能があり、例えば、2001年3月9日に出願された米国出願番号09/804496号に開示されている。

[0026]

【発明の実施の形態】

本発明のパワーマネジメント機能の態様には、さまざまな種類のユーザ操作データ入力デバイス、例えば、ホストコンピュータへの携帯型および非携帯型、ワイヤレスおよび有線、自給式および周辺機器における有用な応用がある。本発明には、要求があったときにすれるパッテリ式デバイス(これに限られるわけではない)の特に有用な応用がある。このようなデバイスには(これらに限られるわけではないが)、ポータブルコンピュータ、パーソナルデータアシスタント(PDA)、タブレットコンピュータ、携帯電話、ポケットペル、およびワイヤレスコンピュータおよびゲーミング周辺機器、例えば、マウス、キーボード、ゲームパッド、およびハンドヘルドデジタイジングペンがある。

[0027]

図1は、本発明による感知システムを組み込むことができるマウスの例の回路を示す図である。マウスは、表面オプティカルトラッキングシステムを採用するワイヤレスマウスである。制御論理回路は、台湾のSunPluS Tecknolo9y ComPany . Ltd. of HSincku社の制御用集積回路(IC)1、例えば、SunPluS SPMCO2Aマイクロプロセッサ(uP)、または特定用途向け集積回路(ASIC)でファームウェアとして実装することができる。システムに供給される電力を管理するほかに(例えば、2 AA電池3により)、uP 1はマウスの信号処理および出力機能を実行し、RF送信機5を介したホストコンピュータへのデータパケットのワイヤレス送信を制御する。

[0028]

光コントローラ I C 7 は、オプティカルトラッキングエンジンの一部をなし、トラッキング可能面(例えば机上)に光を当てるために使用するLED光源 9 の照明を制御する。 I C 7 は、トラッキング可能面から反射された光を受信するイメージ検出器 1 0 (I C 7 の一部として含まれる) から受信した信号を処理する。イメージは、I C 7 で空間的相関を使用して相対的変位値をピクセルまたはサブピクセル間隔で判別することにより処理される。 I C 7 では、相対的変位値のストリームをμ P 1 に伝達し、信号をさらに処理してデータパケットにし、これをホストコンピュータが使用し、表示されるマウスカーソルの移動を制御する。μ P 1 はマウスの R F 送信セクション 5 を制御し、データパケットをホストコンピュータに送信する。

[0029]

図とは、本発明のシステムが適用されるマウスとともに使用するコンピューター1の機能でしないの図である。マウス18は、図とからなるように、右ボタン15とを配置とからわかる。マウス18は、図と軟可能なスクロールホイール19がボタンれたの間に押せる、クチュエータを増やしたり(親指作動ボタンを増やす)、アクチュエータを増やしたり(親指たはとずタンカンを増かす)、アクチュエータが、ローランとの別のはないではまたが、ローランとでは、アクチュエータが、ローランとの別のはないでは、アクチュエータが、ローランとの別のはないでは、アクチュエータが、ローランとの別のはないでは、アクティンでは、アクボールで、コンピューが、ファイスには、アクボーをは、アクティンでは、アクシーが、ロージャとの別のは、アクシーが、ロージャとの別の方には、アクシーが、ロージャとは、アクシーが、アイスの動作をよく、アータを使用するようでは、アータは、アータは、アクシステータの再配列を使用できるは、アータは、アータ構造内のデータなるアクチュエータを使用する場合、データ構造内のでで、異なるアクチュエータを使用する場合、アータ構造ので変わる。

[0030]

20

30

40

50

マウスメッセージを開始するには、ユーザはまずマウス18を操作する。この操作に基づき、マウス18はシリアルインターフェイス75に渡される、操作イベントを示すマウスパケットを生成する。シリアルインターフェイス75がマウスパケットを受信すると、マウスパケット内のシリアル情報を一組のパラレルパケットに変換し、それらのパラレルパケットをマウスドライバ21に送る。マウスドライバ21は、従来の方法で操作イベントに基づいてマウスメッセージを作成する。

[0031]

次に、マウスメッセージはオペレーティングシステム23に送信される。オペレーティン グシステム23には、Microsoft "WINDOWS (登録商標)"オペレーティ ングシステム、例えば"WINDOWS NT(登録商標)"、"WINDOWS (登録商標)"、"WINDOWS 98(登録商標)"、"WINDOWS 2000 (登録商標)"、または"WINDOWS XP(登録商標)"がある。もちろん、IB M CorporationのOS/2、UNIX(登録商標)、LINUX、またはA PPIeのオペレーティングシステム、さらにはWind River,Inc. 社が販 売しているようなさまざまな組み込み型アプリケーション用オペレーティングシステムな ど 他 の オ ペ レ ー テ ィ ン グ シ ス テ ム も 使 用 で き る 。 オ ペ レ ー テ ィ ン グ シ ス テ ム 2 3 は 、 ー 連 のマウスメッセージフックプロシージャ(mouse messaste hook o c e d u r e s) 2 5 を識別するマウスメッセージフックリストを含む。オペレーティ ングシステム 2 3 がマウスドライバ 2 1 からマウスメッセージを受信すると、マウスメッ セージフックリストを調べて、マウスメッセージフックプロシージャがオペレーティング システム23にそれ自体で登録されているかどうかを調べる。少なくとも1つのマウスメ ッ セージフックプ ロシージャが オペレーティングシステム 23に登録されている場合、オ ペレーティングシステム 2 3 はマウスメッセージをリスト上に最初に出現する登録されて いるマウスメッセージフックプロシージャ25に渡す。

[0032]

呼び出されたマウスメッセージフックが実行され、値がオペレーティングシステム23に返され、この値による指示で、オペレーティングシステムはマウスメッセージを次の登録されているマウスメッセージフックに渡す。

[0033]

例えば、マウスメッセージは、コンピュータ11内で現在フォーカスが置かれているウィンドウを「所有する」アプリケーションに対するコマンドを表す。その場合、メッセージフックプロシージャ25は、コマンドをフォーカスウィンドウアプリケーション27に発行する。 応答として、フォーカスウィンドウアプリケーション27が目的の機能を実行する。

[0034]

メッセージフックプロシージャ25がフォーカスアプリケーション27にコマンドを発行した後、メッセージフックプロシージャ25はメッセージ連鎖からメッセージを削除してマウスメッセージを消費する。これは、オペレーティングシステムに対して他のメッセージフックプロシージャにマウスメッセージを渡さないよう指示する値をオペレーティングシステム28に返すことで実行する。

[0035]

図るは、本発明のシステムが適用される表面オプティカルトラッキングマウス77を示す一部プロック形式で、一部概略図形式の詳細図である。マウス77はハウジング79、電磁放射線源(LEDなどの光源でもよい)81、ハウジング79の下部に定められているアパーチャ83、第1のオプティカルカプラ85、第2のオプティカルカプラ87、イメージまたはパターン検出器89、コントローラ91、および電流ドライバ93を備える。図3では、作業面92に関して支持されているオプティカルマウス77が示されている。パターンまたはイメージを示す信号を与えることにより伝達される情報からイメージまたはパターンを検出することができる適当な検出器であればどのようなものでもよい。パターン検出器89は、例えば、

以下で詳しく説明しているような人工網膜パターン検出器(artificial retina Pattern detector)とすることができる。

[0036]

すでに述べているように、光源81は、パターンまたはイメージに当てるための放射線を供給するのに使用することができ、パターン検出器89によって検出することが可能な適当な電磁放射線源であればどのようなものでもよい。図3に示されている一実施形態で、光源81はLED95および一体型レンズ97を構える。光源81は、例えば、表面実装LEDや低級レーザー(ナノメートル範囲の波長)でもよい。

[0037]

LED95から放出された放射線は、一体型レンズ97(LED95のケーシングと一体になっているがラスあるいはプラスチック製のドーム型透明光学部品として示されてるる。以下で詳しく説明するように、オプティカルカプラ85はLED95から放出された放射線を集めて整形する。放射線はオプティカルカプラ85から出て、ハウジングのアパーチャ83を通り、作業面92は、所定のパターンまたはテクスチャがない、通常の平面の作業面、例えば机上でよいが、所定のパターン、テクスチャ、またはイメージを伴う表面であってもよい。光は作業面92から反射されて、オプティカルカプラ87に向かう。オプティカルカプラ87は、図3からわかるように、表面92から反射された放射線をイメージ検出器(例えば、人工網膜)89に向けて集束し、そこを焦点とするレンズを備える。

[0038]

イメージ検出器89は、作業面92から反射された放射線に基づき、作業面92上のイメージまたはパターンを表すイメージ信号を発生する。イメージ信号がコントローラ91に送られ、このコントローラ91は、イメージ信号に基づいて位置情報を計算する。この位置情報は、例えば、上述した特許文献で説明しているような方法で、作業面92に関するマウス77の移動を示す。位置情報は情報パケットの形でコントローラ91によって送られ、さらにケーブル、または赤外線、超音波、無線周波(RF)リンクなどのワイヤレスは信リンクを通じてコンピュータ11に送信することができる。コントローラ91によって送られる位置情報は、ユニバーサルシリアルバス(USB)、FireWire(商標)、I² C、PS2、ECP、およびEPPインターフェイス形式などの従来のシリアルまたはパラレルインターフェイス形式に従って送ることができる。

[0039]

上述のように、イメージ検出器89は人工網膜でもよい。三菱電機製の適当な人工網膜は可変感度光検出器(VSPD)の二次元アレイであり、動作の仕組みは知られている。簡単に言うと、VSPDは半絶縁GaAS層(Pn-nP構造)(Semi-inSulaセed GaAS Iayer(Pn-nP Strure))上に集積され、分離されているダイオードのペアを並べたものである。一実施形態では、このアレイは32×32要素のアレイであるが、目的に応じて大きくも小さくもできる。光検出器の電流は、印加される電圧の符号と大きさに左右される。このようなVSPDはアナログメモリ効果を示し、光書き込みパルスが存在するときに電圧がかけられると導電性情報が記憶される。この情報を取り出すには、光読み出しパルスを注入する。

[0040]

さらなる例として、イメージ検出器89は、カリフォルニア州パロ・アルトのA9ilent Technolo9ies Inc. 社から市販されているオプティカルトラッキングIC、例えば、ADNS 2080および2050 ICの一部として提供できる。また、関連するイメージ処理コンポーネント(例えば、LED光源およびオプティカルカップリングアッセンブリ)がA9ilentから市販されており、単独で、またはオプティカルトラッキングマウスの設計での使用を対象とするオプティカルトラッキングエンジンキット一式の一部として利用することができる。

[0041]

このようなデバイスのイメージ処理は、光マトリックスペクトル乗算(oPtical

10

20

30

20

30

40

50

matrix-Vector multiPlication)またはその近似計算に基づく。入力イメージが重み付けマトリックス(Weilaht matrix)としてデバイスに投射される。VSPDはすべて、行に沿って接続された1本の電極を備え、感度制御ペクトル(Sensitivity control Vector)を出力する。したがって、VSPD感度は、特定の範囲内の各行で任意の値に設定できる。さらに、残りのVSPD電極は列に沿って接続され、重み付けマトリックスに感度制御ペクトルを掛けたマトリックスペクトル積により定義される出力電流ペクトルを生成する。

[0042]

図3の実施形態では、イメージ検出器89は、コントローラ91により制御され、エッジ抽出演算(edge extraction operations)を実行する。2つの隣接する検出器行の感度は、+1および-1にせれぜれ設定されるが、他の感度はすべて0に設定される。この実施形態では、出力電流は2つの能動行の光度の差に比例する。制御電圧パターンを循環シフトすることで(0、+1、-1、0、0など)、入力イメージの水平エッジを感知する。このようにして、システムは逐次的かつセミパラレルモード(Semi-Parallel mode)で動作する。

[0043]

図3の実施形態では、マウス77はさらに、光源81に結合されている電流ドライバ93を備える。この配列では、コントローラ91を光源81によって生成される放射線の強度を間欠的に感知し、電流ドライは93を通じて光源81に送られる電流を調整するように構成することができる。つまり、感知された強度が望む範囲よりも低い場合、コントローラ91はフィードバック信号を電流ドライバ93に送り、光源81に送る電流を高くして光源81から放出される電磁放射線の強度を上げることができる。一方、放射線の強度を上げることができる。一方、放射線の強度を上げることができる。があれて、マウス73の全体的な電力消費量を低減する手段としても使用できる。

[0044]

コントローラ 9 1 がイメージ検出器 8 9 からイメージ信号を受信し、そのイメージ信号を処理して位置情報を生成する方法に関する詳細は、上述した特許文献 1 に記載されている。これらの詳細は、本発明の静電容量感知システムには直接には関係しない(また、それを理解する上で必要なわけでもない)。ただし、このような信号処理では従来の光電磁エンコーダホイールシステム(通常 1 ~ 2 m A)に比べて相当な電力(通常 2 0 ~ 8 0 m A)を消費することに留意されたい。オプティカルトラッキングシステムの光源を駆動するためにもさらに電力が必要である。

[0045]

20

30

40

50

、例えば、カーソルを画面(モニタ)105上で移動する。

[0046]

通常、AAアルカリ電池を2つ使ってマウス99に電力を供給するが、容量は約2500mAkである。限られたパッテリ電力を節約するために(例えば、特許文献6参照)によるパワーマネジメントシステムを使用して、使用中でないときにマウスの電源を切ることができる。システムの一部として、本発明による静電容量感知機能の新規性のあるシステム及び方法を利用する接触/近接センサを採用して使用度を示すことができる。

[0047]

本発明の静電容量感知システムでは、導体とデバイス接地との間の容量が相対的に増大することで、他の物体と接触または近接する物体または身体の一部が存在することが示される。ユーザ操作データ入力デバイスに応用すると、システムはデバイスに接触または近接するユーザの手またはその他の動作手段(例えば、ペン型データ入力デバイスのペン)の有無を知らせることができる。マウス99に応用すると、静電容量感知システムは、マウス99に接触または近接するユーザの手の存在を感知する。

[0048]

センサプレートとその周囲にあるもの(相対的デバイス接地)との間に形成される比較的小さなキャパシタのサイズが変化すると、電荷移動手法により検出され、この手法では、A/Dコンバータなどによる大きな処理能力を必要とする(かつ比較的低速な)容量測定が避けられる。同様にして、スクープキャパシタの電荷をより大きな(「バケット」」で必要な「満杯にする」のに必要な「スクープ」の数を数えることにより、小さな(「スクープ」)キャパシタの相対的サイズの変化を調べることができる。「スクープ」キャパシタは、例えば、ユーザの手が接触または近接することができる。「バケット」を一杯にするのに要する「スクープ」の数を数えてのサイズは大きくなる。「バケット」を一杯にするのに要する「スクープ」の数を数えることにより、ユーザの手がマウスに接触したり離れたりするときの手の近さの変化によって開始する容量変化を検出することができる。

[0049]

本発明は、バケットキャパシタを「満杯にする」のに要する「スクープ」の物理的カウントを測定するのにかかる時間とエネルギーを低減するシステムと方法を実現することにあり、上述した特許文献6の開示に基づいている。このアルゴリズムの効率を改善し、その改善結果を利用して、このアルゴリズムが採用されている製品のバッテリ寿命を延ばすことができる。

[0050]

上述した特許文献6では、人間のすがというで発生する環境静電容量の変化を検出する方法とうたいて説明しており、これをすることができる。この状態の判別によりでして、すってもできる。この状態の判別にはないであるとで表してであるとができる。この状態の判別にはないであるとで表してであるとができる。この状態が引きたけのではないではないではないが作動がよりのあるとではないが、カウントが発生するのにはないが、大きな電流が引きたけの間隔は、比較的ほいのをではないかが、カウントが発生するの間隔は、比較的はないのがではないができる。のが、のようながのカウントができる。でははないでの差がでいるではないができる。ではなができる。ではなができる。ではなができる。にはないとができる。には、カウンドででは、カウンド電荷に比例はには、カウンド電荷に比例は、カウンドできる。にほには、カウンドできる。には、カウンドできる。にほには、カウンドできる。にほには、カウンドできる。にほには、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドできる。には、カウンドができる。には、カウンドができる。には、カウンドができる。には、カウンドでは、カウンドでは、カウンドでは、カウンドでは、カウンドでは、カウンドでは、カウンドできる。には、カウンドができる。には、カードを表している。これが、カードでは、カードでは、カウンドできる。

[0051]

本発明の実施形態によれば、図 5 を参照すると、抵抗器(例えば、 8 0 k Ω)またはその他のインピーダンス素子 1 8 4 を μ P 1 の未使用のピンまたはマルチファンクションピ

20

30

40

50

ンに配線することで、ポートピンが電圧源として機能するマイクロプロセッサが検出サンプリング間隔の前にバケットキャパシタ183に電流を注入することができる。抵抗器の代わりに、インピーダンス184を、バケットキャパシタ、またはプリチャージの移動元の他のキャパシタにプリチャージを「フライバック(FIyback)」するのに使用されるインダクタとすることもできる。さらに、外部インピーダンス素子を省いて、LP1のポートピンを、バケットキャパシタを繰り返し可能なレベルまでプリチャージする、決定論的時間の間電流ソースとして設定することもできる。

[0052]

ピンが抵抗器を通してバケットキャパシタを充電する電圧源として設定された場合、電荷注入は印加される電圧持続時間、抵抗値、およびパケットキャパシタの値の関数として犯している。プリチャージは繰り返し可能にすることができ、理論上、I/Oセルのしきいしいで、フリン製造に使用する加工プロセスが約±12%であるためI/Oセルのしまい値レベルにはではある。その上、一般に、クロックイミングにはある程度変動がつきものでは、パケットキャパシタあよびスクープキャパシタの電荷変動にはカウントに影響を切り、パケットキャパシタが電荷変動にはカウントに影響を引ま環境要素がある。これらのプロセス変動の発生源を考慮したうえで、パケットキャの対す環境要素がある。これらのプロセス変動の発生源を考慮したうえで、パケットキャパシタの公称「容量」の約2/3以下のプリチャージを選択して安全マージンを維持するのが望ましく、その際に、関連するマイクロプロセッサまたはASICの平均検出しきい値を考慮する。

[0053]

各サンプル(カウント)設定は100~110カウントではなく、例えば、20または30カウントまで累計できる。サンプリング時間は、以前に必要だった時間の1110でまれる。非オフセットシステムの「接触」値は100カウントで、非接触値は110であると仮定する。この場合、その結果得られるカウントの約10%が手の存在を解決するものに使用される=10/100。そこで、手の存在で20カウントまで累計するオフセットシステムを考察する。この場合、この存在で20カウントまで累計するオフセットシステムを考察する。この場合にではないときに30カウントまで累計するオフセットシステムを考察する。ののののでは1000mmmで、カウンドオフ)で、この比は、サンプリングサイクル間の間隔で100mmmで、カウンが時間を5mm、一つがカスでの例で達成で応答性を改きるに、サンプリング周期(頻度)を高め、決定の質に影響を及ばす外部雑音摂動の可能性も小さくできる。外部過渡イベントは普通に発生し、カウトの数に影響を及ぼすことがある。検出期間が短いほど、「正しい答えを求められる」の数に影響を及ぼすことがある。検出期間が短いほど、「正しい答えを求められる」の数に影響を及ばすことがある。検出期間が短いほう、「正しい答えを求められる」の数に影響を及ばすことがある。検出期間が短いほう、「正しい答えを求められる」の数に影響を及ばすことがある。検出期間が短いほう、「正しい答えを求められる」の数に影響を及びまる。

[0054]

オフセット電荷を使用すると、検出サンプリングを実行する時間および電力要件に関連のである。これらの利点は、チグや体検出および非接触関連の環境容量変動度を上げる)でする。例えば、このために、パケットキャパシタのサイズを4.7 n F がらって、から、パケットキャパシタのサイズを4.7 n F がらる。のために、パケットキャパシタのサイズを4.7 n F がらる。バケットは、カウント間隔を30(接触に対するがでする。アグロとがでは、アグロとがでする。アグロとがでは、アグロとがでする。アグロとがでは、アグルででは、アグルででは、アグルででは、アグルででは、アグルでは、アインがでする。アグルでは、アインがより、アグルでは、アインがでする。アグルでは、アインができる。アグルでは、アインがより、アグルでは、アインがのデバイスコンボーネント(電源投入ではない)が実際の手の接触がは、で電源が投入でロセスを開始するのが望ましいことがある。

20

30

40

50

[0055]

上述のように、外部抵抗器またはその他のインピーゲンスを使用する代わりに、μP 1の関連する I / O ポートの内部限流(電流ソース)機能を使用し、電源投入のタイミンクイを慎重に決める。通常、I / O ポートのインピーゲンスは、FETソースまたはシンクインピーゲンスとして100Ωのオーゲーであるが、ソースインピーゲンスは幾分動的であり、非線形である。知られているように、I Cを製作するために使用する。この機能を使用し、非線形である。知られているように、I C 構成では、これらのI / O がらにバイアスをかけて、比較的正確な電流を供給することができる。そこで小電流ソーロとないだの単純なデジタルカウンタを有限の制御可能な時間の間オンにして、決定論的なクロの単純なデジタルカウンタを使用の制御可能な時間の間オンに同じ結果が、直列に動した、大クタタなどの同調回路、またはキャパシタ付きのフライバックを使用し、時間間隔を短くすることで得られる。

[0056]

第1の実施形態では、本発明は、「スクープ」キャパシタ181を順次充電し、比較的大きな好ましくは固定サイズのパケットキャパシタ183に排出することで動作する。パケットキャパシタ183は、例えば、静電容量Cが4.7mFであるが、スクープキャパシタの静電容量は15から45PFの範囲で変化する。注入/排出プロセスは、パケットキャパシタ183が「満杯」になるまで続けられる。マウスと接触または近接するユーザの手の有無を示す、スクープキャパシタ181のサイズの増加は、パケットを一杯にするまでにどれだけの「スクープ」が必要だったかで決定できる。この一般的プロセスは、上述した特許文献6で説明しているのと同じである。

[0057]

しかし、本発明のケースでは、このアルゴリズムは、「スクープ」をカウントする前にパケットを満杯にならない程度に「注入する」ことにより修正される。このようにして、「スクープ」の数を減らす。

[0058]

図1及び図5に示されているように、好ましい実施形態では、μΡ 1の3つの I / O ピンA、B、およびCを使用して、注入、排出(電荷移動)、および入力しきい値スイッチサンプリング動作を制御する。ピンCは、抵抗器(またはその他のインピーダンス)184を通じて、ピンAに接続される。他の方法では、上述のように、インピーダンス184の代わりに内部電流ソースを使用することもできる。明らかに、他のハードウェア/ソフトウェア/ファームウェア配置を利用して、ファームウェアでプログラムされたμΡ 1の代わりに回路ディスクリート素子またはASICの配置を含む、同じまたは類似の結果を得ることができる。ファームウェア制御のもとで以下のステップをμΡ 1で実行できる。

[0059]

ステップ1; μ P がピンA、 B 、 および C をグラウンドにクランプし、 バケットキャパシタ183を放電する。 カウンタ=0。

a. ピンAをハイインピーダンスに設定する。

b. ピンCを1または正電圧に設定する。充電抵抗器またはソースインピーゲンスを通して、有限の電荷をバケットキャパシタ183に注入する。電荷は、バケットキャパシタを「満杯にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、充電時間、およびバケットキャパシタ183に接続されているピンCとピンAの間の直列インピーダンスの関数として変化する。(ASIC実装などの内部電流ソースの場合、総電荷は電流ソースの値とアクティペーション時間の関数として変化する)。

c. ピンB およびピンCをハイインピーダンスに設定する。

[0060]

ステップ2;ピンBがまだハイインピーダンス入力(浮動状態)に設定されている場合、ピンAを高に設定し、スクープキャパシタを充電する(バケットキャパシタ183を充電

せずに)。

[0061]

ステップ 8 ; ピンAをハイインピーダンス入力(浮動状態)に設定し、ピンBをローインピーダンス入力に設定し、スクープキャパシタ181 からパケットキャパシタ188に電荷を排出する。

[0062]

ステップ4;カウンタ=カウンタ+1(スクープを1つカウントする)。

[0063]

ステップ5;ピンA(まだハイインピーダンス入力状態)をサンプリングし、入力高しきい値(バケットの「満杯」状態を示す)を交差したかどうかを調べる。そうでなければ、ステップ2~5を繰り返す。

[0064]

ステップ 6 : アルゴリズムは完了するが、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。カウンタ値は、電流接触値(TOuck Val)として直接使用するか、または平均化して新しい接触読み取り値にする、例えば、TOuck Val=(TOuck Val +カウンタ)/2とするが、この場合、TOuck Valは移動平均値である。

[0065]

せこで、電荷移動の各サイクルに続いて(バケットキャパシタを繰り返し可能な非ゼロ基準電荷まで初期充電した後)、ルP 1の入力しきい値スイッチ、例えば、ピンAに接続されているCMOSトランジスタをチェックして、しきい値(例えば、1/2 Vcc=1.55V±20%)に達したかどうかを判別する。そうなったら、これはバケットキャパシタが「満杯」であることを示す。チェック毎にカウンタがインクリメントされ、しまい値電圧を超えるまでインクリメントが続けられる。カウント関係値(TOuck Vの1)が所定のしきい値カウント値(好ましくは説明する方法で動的に調整する)以下になるとマウスに手を置いた(または接近させた)と判別される。前述の接触オン(ON)または接触オフ(OFF)信号がこの決定に基づいて発生する。

[0066]

これまでに説明したように、TOuck Valはカウント値または移動平均カウント値である。しかし、その代わりTOuck Valはカウントに関係する他の変数、例えば、入力高しきい値に達するのに必要な電荷移動のサイクル数の代用指示(PrOXУ indication)となる時間値とすることもできることは理解されるであろう。

[0067]

上述した方法の「低側」のパリエーションでは、ピンBがハイインピーダンス入力に設定されるときにピンBで(ピンAではなく)サンプリングが実行される。代表的コントローラのCMOSトランジスタしきい値スイッチは、高~低遷移点と幾分異なる電圧で低から高に遷移する。この違いを利用して、カウント値のさまざまな分解能を得ることができる。「低側」パリエーションを実行する際に、μΡ 1は以下のステップを実行する。

[0068]

ステップ 1 : μ P 1 がピンA、B、およびCをグラウンドにクランプし、バケットキャ 40 パシタ 1 8 3 およびスクープキャパシタ 1 8 1 を放電する。カウンタ = 0 。

a. ピンAをハイインピーダンスに設定する。

b. ピンCを1または正電圧に設定する。充電抵抗器またはソースインピーダンスを通して、有限の電荷をパケットキャパシタに注入する。電荷は、パケットキャパシタを「満杯にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、充電時間、およびパケットキャパシタに接続されているピンCとピンAの間の直列インピーダンスの関数として変化する。(ASIC実装などの内部電流ソースの場合、総電荷は電流ソースの値とアクティペーション時間の関数として変化する)。

c. ピンB およびピンC をハイインピーダンスに設定する。

[0069]

50

10

20

20

30

40

50

ステップ 2 :ピン B がまだハイインピーダンス入力(浮動状態)に設定されている場合、ピン A を高に設定し、スクープキャパシタを充電する(パケットキャパシタ188を充電せずに)。

[0070]

ステップ3;ピンB(まだハイインピーダンス入力状態)をサンプリングし、入力低しき い値(パケットの「満杯」状態を示す)を交差したかどうかを調べる。交差している場合 、ステップ(7)に進む。交差していない場合、ステップ4に続く。

[0071]

ステップ4;ピンAをハイインピーダンス入力(浮動状態)に設定し、ピンBをローインピーダンス入力に設定し、スクープキャパシタ181からパケットキャパシタ188に電荷を排出する。

[0072]

ステップ 5 ; カウンタ=カウンタ+1 (スクープを1つカウントする)。

[0073]

ステップ6;ステップ2~5を繰り返す。

[0074]

ステップ 7 : アルゴリズムは完了するが、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。カウンタ値は、電流接触値(Touck Val)として直接使用するか、または平均化して新しい接触読み取り値にする、例えば、Touck Val=(Touck Val+カウンタ)/2とするが、この場合、Touck Valは移動平均値である。

[0075]

図5の回路配置により実施できる他の実施形態では、TOuch Vの一はスクープキャパシタ181を通じてパケットキャパシタ183を(充電ではなく)排出するのに必要な複数のサイクルを表すことができる。また、類推により、このパケットは最初に「満杯」にされており、その後、スクープ毎に空にし、この操作をパケットキャパシタの電荷が「空」になった、つまりしきい値レベルよりも小さくなったことを示すしきい値低(または高)電圧が検出されるまで続ける。この他の実施形態を実施する際に、μΡ 1は从下のステップを実行することができる。

[0076]

ステップ1;μP 1はピンΑを高にし、ピンΒを低にして、バケットキャパシタを充電 し、ピンCをハイインピーダンスに設定する。

a. ピンAをハイインピーダンスに設定する。

b. ピンCを 0 またはグラウンド電圧に設定する。放電抵抗器またはソースインピーダンスを通して、有限の電荷をバケットキャパシタから排出する。電荷は、バケットキャパシタを「空にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、放電時間、およびバケットキャパシタ 1 8 3 に接続されているピンCとピンAの間の直列インピーダンスの関数として変化する。(ASIC実装などの内部電流シンクの場合、総電荷は電流シンクの値とアクティベーション時間の関数として変化する)。

c. ピンB およひピンC をハイインピーダンスに設定する。

[0077]

ステップ 2 : ピン B を ハイインピーダンス 入力 (浮動 状態)の設定のままにしながらピン A を ローインピーダンスにし、 スクープ キャパシタ 1 8 1 の電荷をグラウンド に 排出する (パケットキャパシタ 1 8 3 の電荷は 排出しない)。

[0078]

ステップ8:ピンAをハイインピーダンス入力(浮動状態)に設定し、ピンBをローインピーダンス入力に設定して、パケットキャパシタ183からスクープキャパシタ181に電荷を移動する。

[0079]

ステップ4;カウンタ=カウンタ+1(スクープを1つカウントする)。

20

30

40

50

[0800]

ステップ 5 : ピンA(まだハイインピーダンス入力状態)をサンプリングし、入力低しきい値(パケットの「空」状態を示す)を交差したかどうかを調べる。そうでなければ、ステップ 2 ~ 5 を繰り返す。

[0081]

ステップ 6 : アルゴリズムは完了するが、第1の実施形態のように、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。TOuck Valは、カウンタ値自体、カウンタ値の移動平均、またはカウンタ値に他の手段で関連付けられている値、例えば、対応する時間値に設定することができる。

[0082]

ステップ1での電荷の極性を反転し、ピンBを高レベルに、ピンAを低レベルにして、バケットキャパシタを充電する。この場合、ステップ5でピンAをサンプリングして、入力高しきい値と交差したかどうかを調べる。

[0083]

第1の「パケット満杯」の実施形態と同様に、ピンBがハイインピーダンス入力に設定されたときに、上の「パケットを空にする」実施形態のピンBで(ピンAではなく)サンプリングが実行される。このパリエーションを実行する際に、μΡ 1は以下のステップを実行する。

[0084]

ステップ 1 ; μ P 1 はピンΑを高にし、ピンΒを低にして、バケットキャパシタ 1 8 8 を充電し、ピンCをハイインピーダンスに設定する。

a. ピンAをハイインピーダンスに設定する。

b. ピンCを 0 またはグラウンド電圧に設定する。放電抵抗器またはソースインピーダンスを通して、有限の電荷をバケットキャパシタから排出する。電荷は、バケットキャパシタを「空にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、放電時間、およびバケットキャパシタ 1 8 3 に接続されているピンCとピンAの間の直列インピーダンスの関数として変化する。(ASIC実装などの内部電流シンクの場合、総電荷は電流シンクの値とアクティペーション時間の関数として変化する)。

c. ピンB およひピンC をハイインピーダンスに設定する。

[0085]

ステップ 2 : ピン B を ハイインピーダンス入力(浮動状態)の設定のままにしながらピン A を ローインピーダンスにし、スクープキャパシタ 1 8 1 の電荷をグラウンドに排出する (パケットキャパシタ 1 8 3 の電荷は排出しない)。

[0086]

ステップ8:ピンB(まだハイインピーダンス入力状態)をサンプリングし、入力高しきい値(パケットの「空」状態を示す)を交差したかどうかを調べる。交差している場合、ステップ1に進む。交差していない場合、ステップ4に続く。

[0087]

ステップ4: ピンAをハイインピーダンス入力(浮動状態)に設定し、ピンBをローイン ピーダンス入力に設定して、バケットキャパシタ183からスクープキャパシタ181に 電荷を移動する。

ステップ 5 ; カウンターカウンタ+1 (スクープを1つカウントする)。

ステップ6;ステップ2~5を繰り返す。

[0088]

ステップ 7 : アルゴリズムは完了するが、第1の実施形態のように、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。TOuch Valは、カウンタ値自体、カウンタ値の移動平均、またはカウンタ値に他の手段で関連付けられている値、例えば、対応する時間値に設定することができる。

20

30

40

50

[0089]

ステップ1での電荷の極性を反転し、ピンBを高レベルに、ピンBを低レベルにして、バケットキャパシタを充電する。この場合、ステップ8でピンAをサンプリングして、入力低しまい値と交差したかどうかを調べる。

[0090]

図5の回路配置により実施できるさらに他の実施形態では、TOuch Vの一は直列に接続されているパケットキャパシタ183とスクープキャパシタ181に電圧を加えてパケットキャパシタ183を「満杯にする」のに必要な複数のサイクルを表すことができる。この場合、パケットキャパシタ183の電荷がサイクル毎に増えるが、この増大はスクープキャパシタ181の相対的サイズにより調整される。この他の実施形態を実施する際に、μΡ 1は以下のステップを実行することができる。

[0091]

ステップ 1 ; μ P 1 がピン A 、 B 、 および C を グ ラ ウンド に クランプ し 、 バ ケット キャ パ シ タ 1 8 3 お よ ひ ス ク ー プ キャ パ シ タ 1 8 1 を 放 電 す 3 。 カ ウ ン タ = 0 。

a. ピンBをハイインピーダンスに設定する。

b. ピンCを1または正電圧に設定する。充電抵抗器またはソースインピーダンスを通して、有限の電荷をパケットキャパシタに注入する。電荷は、パケットキャパシタを「満杯にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、充電時間、およびパケットキャパシタ183に接続されているピンCとピンBの間の直列インピーダンスの関数として変化する。(ASIC実装などの内部電流ソースの場合、総電荷は電流ソースの値とアクティベーション時間の関数として変化する)。

c. ピンAあよびピンCをハイインピーダンスに設定する。

[0092]

ステップ 2 ; ピンAがまだハイインピーダンス入力(浮動状態)に設定されている間、ピンBを高に設定すると、これでパケットキャパシタとスクープキャパシタが直列になる。同じ電流が両方のキャパシタに流れ、スクープキャパシタが満杯になると、電流がパケットキャパシタとスクープキャパシタの両方に流れるのが停止する。

[0093]

ステップ3:ピンBをハイインピーダンス入力(浮動状態)に設定し、ピンAをローインピーダンス入力に設定し、(パケットキャパシタを放電せずに)スクープキャパシタを放電して、再び注入されるようにする。

[0094]

ステップ4:カウンタ=カウンタ+1(スクープを1つカウントする)。

[0095]

ステップ 5 : ピン B (まだハイインピーダンス入力状態)をサンプリングし、入力高しきい値(バケットの「満杯」状態を示す)を交差したかどうかを調べる。交差している場合、ステップ 6 に進む。交差していなければ、ステップ 2 ~ 5 を繰り返す。

[0096]

ステップ 6 : アルゴリズムは完了するが、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。カウンタ値は、電流接触値(TOuck Val)として直接使用するか、または平均化して新しい接触読み取り値にする、例えば、TOuck Val=(TOuck Val +カウンタ)/2とするが、この場合、TOuck Valは移動平均値である。

[0097]

上述の他の実施形態の「低側」のバリエーションでは、ピンAがハイインピーダンス入力に設定されるときにピンAで(ピンBではなく)サンプリングが実行される。このバリエーションを実行する際に、μΡ 1は从下のステップを実行する。

[0098]

ステップ 1 : μ P 1 がピン A 、 B 、 および C を グ ラ ウンド C ク ランプ し 、 バ ケット キャ パ シ タ 1 8 8 8 お よ ひ ス ク ー プ キャ パ シ タ 1 8 1 を 放 電 す る 。 カ ウ ン タ = 0 。

30

40

50

a. ピンBをハイインピーダンスに設定する。

b. ピンCを1または正電圧に設定する。充電抵抗器またはソースインピーゲンスを通して、有限の電荷をパケットキャパシタに注入する。電荷は、パケットキャパシタを「満杯にする」のに必要な値よりも小さくなるように選択する。総電荷は、正の電圧、充電時間、およびパケットキャパシタに接続されているピンCとピンBの間の直列インピーゲンスの関数として変化する。(ASIC実装などの内部電流ソースの場合、総電荷は電流ソースの値とアクティペーション時間の関数として変化する)。

c. ピンAおよびピンCをハイインピーダンスに設定する。

[0099]

ステップ 2 ; ピンAがまだハイインピーダンス入力(浮動状態)に設定されている間、ピンBを高に設定すると、これでパケットキャパシタとスクープキャパシタが直列になる。 同じ電流が両方のキャパシタに流れ、スクープキャパシタが満杯になると、電流がパケットキャパシタとスクープキャパシタの両方に流れるのが停止する。

[0100]

ステップ8;ピンA(まだハイインピーダンス入力状態)をサンプリングし、入力低しきい値(パケットの「満杯」状態を示す)を交差したかどうかを調べる。交差している場合、ステップ7に進む。交差していない場合、ステップ4に続く。

[0101]

ステップ4: ピンBをハイインピーダンス入力(浮動状態)に設定し、ピンAをローインピーダンス入力に設定し、(パケットキャパシタを放電せずに)スクープキャパシタを放電して、再び注入されるようにする。

[0102]

ステップ 5 : カウンターカウンタ+1 (スクープを1つカウントする)。

[0103]

ステップ 6 ; ステップ 2 ~ 5 を繰り返す。

[0104]

ステップ 7 : アルゴリズムは完了するが、カウンタ値はスクープキャパシタの相対的サイズに反比例する。カウンタ値が低いほど、スクープキャパシタの静電容量は大きくなる。カウンタ値は、電流接触値(TOuch Val)として直接使用するか、または平均化して新しい接触読み取り値にする、例えば、TOuch Val=(TOuch Val +カウンタ)/2とするが、この場合、TOuch Valは移動平均値である。

[0105]

すでに述べたように、接触(ON)および非接触(OFF)信号は、カウント関連値(TOuch Val)が所定のしきい値カウント値よりも小さいかどうかを直接判別することに基づいて発生することができる。雑音と非接触関連環境変化に強い接触/近接または非接触/近接フラグ(ON/OFF)を判別し出力する機能を高めた感知アルゴリズムについて、図6を参照して説明することにする。このアルゴリズムは、上述した特許文献6で説明している感知アルゴリズムに対応している。

[0106]

便宜上、以下のアルゴリズムの説明では「接触」、「接触している」などの用語を使用して、接触および/または近接の動作を意味することにする。接触フラグONは、アルゴリズム(ステートマシン)がStOn状態187またはStOnPOS状態189であるときにセットされ、StOff状態191およびStOffPOS状態198であるときにクリアされる。この接触アルゴリズムは定期的に、上記のカウントアルゴリズムを使用して新しい接触値(TOuck Val)を読み取る。感知アルゴリズムで使用する変数のリストを以下に示す。

[0107]

TOuch Val 電流接触読み取り値(上のカウントアルゴリズムからの結果)。 TOuch Off 電流OFFしきい値。

Touch AV9 ON状態のY≠に、「StOff」状態に入るために比較で使用

20

30

40

50

する 過された (疑似平均)値を保持する (以下参照)。

TOuch Cnt いろいろな接触状態で使用する 過するカウント値。

[0108]

接触アルゴリズムの取る状態は以下の4種類がある。

StOff: ユーザは接触しておらず、アルゴリズムはONになるのを待つ。「StOn」状態(以下参照)に入る際のチェックがここで行われる。

[0109]

StOffPOS: ユーザは接触しておらず、TOuck VのI>TOuck Of f値である。この状態は、フィルタであり、徐々にTOuck Offを上げてゆく。

[0110]

StOn: ユーザは接触しており、アルゴリズムは「StOff」状態になるのを待っている。

[0 1 1 1]

StOnPoS: ユーザは接触しており、Touck VのI>Touck AV9である。この状態は、フィルタであり、徐々にTouck AV9を上げてゆく。「StOff」状態に入る際のチェックがここで行われる。

[0112]

図6を参照して、接触アルゴリズムの動作は次のようにまとめることができる。Touch ValがTouch Offよりも所定の値(例えば、2カウント以上)だけ下がるとステートマシンがStOff状態191からStOn状態187に遷移する。 過されたマシンがStOn状態187からStOff状態191に遷移する。Touch ValがTouch AV9と超える毎に、状態StOnPOS 189に入り、そこで、最初に例えば、4に設定されたカウンタがデクリメントされる。Touch ValがTouch AV9よりも高いままで、カウンタが0までデクリメントされると、Touch AV9は、Touch ValがTouch AV9以下に下がり、StOffからStOnへの状態遷移した後、Touch Valにリセットされる。

[0118]

しきい値カウント値TOuch Offは、以下のようにして動的に調整するのが好ましい。バッテリ3を最初に装着したときに、接触状態アルゴリズムをStOn状態に初期TOuch Off値は最大カウンタ値255に設定される。TOuch Vの一は通常最大ので、これにより、図6のステートマシンがマウス活動なしの情に到達することはないので、これにより、図6のステートマシンがマウス活動なしのより、「個兄」といるで、このときに、TOuch 下Ouch アルゴリズムは強制的にStOn状態にとどまることになる。このときに、TOuch アルゴリズムは強制的にStOn状態にとどまることになる。このときに、MTOuch Offは上述の方法で求められるTOuch AV &にけセットされる。好ましくは、他の状態からSHUTDOWNへの遷移により、TOuch Offが現在のTOuch AV &に設定されるのが好ましい。このときに、システムでは一般に、手が存在していないものと正しく想定できる。

[0114]

S t O f f 状態 1 9 1 の と き に、 T O u c ん V α ー が T O u c ん O f f の 現在値を超えると、 状態 S t O f f P O S 1 9 8 に入り、 せ c で、 最初に例えば 8 に設定されたカウンタがデクリメントされる。 T O u c ん V α ー が T O u c ん O f f よりも高いままで、 カウンタが 0 までデクリメントされると、 T O u c ん O f f の 値は T O u c ん O f f に 状態 遷移した後(T O u c ん A ∨ 9 が T O u c ん O f f 以上になったときに発生する) T O u c ん O f f は T O u c ん A ∨ 9 に リセットされる。 S t O f f 状態 1 9 1 で、 T O u c ん O f f は、 現在の接触読み取り値(T O u c ん V α ー)がプリセットされている制御サイクル数(例えば、 1 0 0 サイクル)の間にT O u c ん O f f を ちょうど下回る(例えば、

Touch Off-2≦Touch Val<Touch Off)毎に1だけデクリメントされる。

[0115]

以下では、好ましい状態、および状態遷移条件について詳述する。

[0 1 1 6]

S t O n 状態 1 8 7

TOuch ValがTOuch AV9未満であれば、TOuch AV9は現在の接触読み取り値に設定される(状態変化なし)。

[0117]

[0118]

StOnPos状態189

TOUCh Vの一がTOUCh AV分未満の場合、TOUCh AV分はTOUCh Vの一に設定され、ステートマシンはStOn状態187に遷移する。

[0119]

TOuch Vの一がTOuch AV9を超える場合、TCOuntはデクリメントされ、カウント=0(4つの連続するTOuch Vの一読み取り値>TOuch AV9)であれば、TOuch AV9がインクリメントされる。この状態を使用して、接触読み取り値の低速フィルタを実行すると、瞬間的な降下で必要もなりのに接触ステートマシンがStOff状態191になるとりう事態が起きなくなる。

[0120]

Touch AV9>=Touch Offであれば、ステートマシンはStOff状態191に遷移し、別のカウンタOffCnt(TCountと同じレジスタを使用できる)は100に設定される。Touch OffはTouch AV9に設定される。

[0 1 2 1]

StOff状態 1 9 1

TOUCh VOL > TOUCh Offの場合、ステートマシンはStOffPOS状態193に遷移し、カウンタTCOuntは8に初期化される。

[0 1 2 2]

[0 1 2 3]

TOUCL VQI<TOUCL Offかつ>=(TOUCL Off-2)の場合、カウンタOffCntはデクリメントされる。OffCnt=0であれば、TOUCL Offはデクリメントされ、OffCntは100にリセットされる。これは、低いTOUCL Off値が学習される場合である(つまり、マウスが静電容量の高い環境に移動したとき)。マウスのステートマシンがSHUTDOWN状態165に入り、ステートマシンがStOff状態191に設定されると、TOUCL OffはTOUCL AV 9に設定される。

[0124]

StOffPoS状態193

Touch Val>Touch Offの場合、TCountはデクリメントされる。TCount=0であれば、Touch Offはインクリメントされ、TCountは8にリセットされる。これは、高いTouch Off値が学習される場合である(っまり、マウスが静電容量の小さい環境に移動したとき)。

[0125]

TOUCh $VOL \leq TOUCh$ Offの場合、OffCntは100に設定され、ステートマシンはStOff状態に遷移する。

[0126]

50

20

30

好ましい実施形態とその実施例に関して本発明を説明した。特許請求の範囲とその観点に 基づき他にさまざまな実施形態、修正、およびバリエーションが考えられることは、本発 明の開示を検討することで、当業者には明白であろう。特許請求の範囲では、明細書中に 現れているアルゴリズム変数にラベルを使用しているが、これは便宜上であり、明確にす るためであって、制限する意図はない。

【図面の簡単な説明】

- 【 図 1 】 本 発 明 に よ 3 静 電 容 量 感 知 シ ス テ ム を 採 用 す る 表 面 ワ イ ヤ レ ス オプ テ ィ カ ル ト ラ ッキングマウスの電気回路のプロック図である。
- 【図2】本発明のシステムが適用されるホストコンピュータおよび関連するカーソル制御 デバイスの機能プロック図である。
- 【 図 8 】 本 発 明 の 静 電 容 量 感 知 シ ス テ ム が 適 用 さ れ る オ プ テ ィ カ ル ト ラ ッ キ ン グ マ ウ ス の 例の概略図である。
- 【図4】RF送信機/受信機のペアによってホストコンピュータにリンクされた、本発明 の静電容量感知システムが適用されるワイヤレスマウスの概略図である。
- 【図5】本発明による静電容量感知システムの回路図である。
- 【 図 6 】 図 5 に 示 さ れ て い る よ う な 回 路 で 静 電 容 量 感 知 機 能 を 実 行 す る 、 本 発 明 に よ る 論 理の流れおよび制御の例を示すステートマシン図である。

【符号の説明】

- 制御用集積回路(IC)
- RF送信機 5
- 7 光コントローラIC
- LED光源 9
- 1 0 イメージ検出器
- 1 1 コンピュータ
- マウス例 1 3
- 右ポタン 1 5
- 1 7 左ボタン
- 1 9 回転可能なスクロールホイール
- 2 1 マウスドライバ
- 2 3 オペレーティングシステム
- メッセージフックプロシージャ 2 5
- 2 7 フォーカスアプリケーション
- 7 5 シリアルインターフェイス
- 表面オプティカルトラッキングマウス 7 7
- 7 9 ハウジング
- 電磁放射線源 8 1
- 8 1 光 源
- 8 3 アパーチャ
- 8 5 第 1 の オプ ティカル カプラ
- 8 7 第2のオプティカルカプラ
- 8 9 イメージまたはパターン検出器
- 9 1 コントローラ
- 9 3 電流ドライバ
- 9 2 作業面
- L.E.D. 9 5
- 9 7 一体型レンズ
- 99 マウス
- 101 受信機
- 108 パーソナルコンピュータ
- 1 0 5 画面(モニタ)

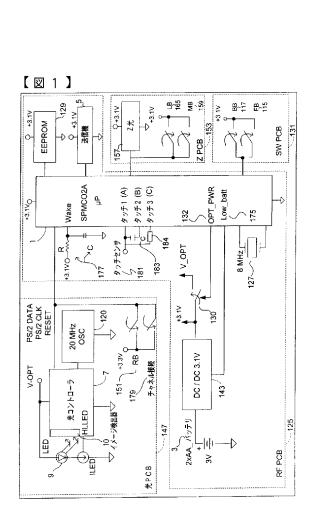
20

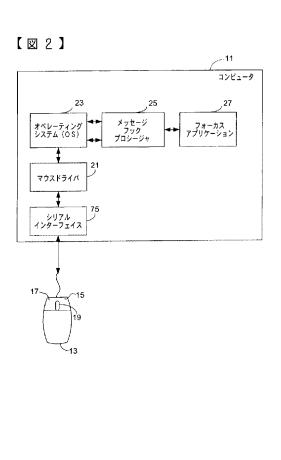
10

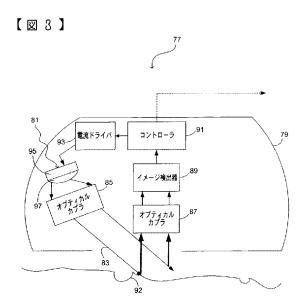
30

40

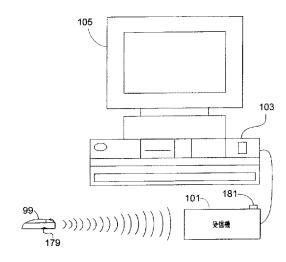
- 181 「スクープ」キャパシタ 183 バケットキャパシタ
- 184 インピーダンス素子



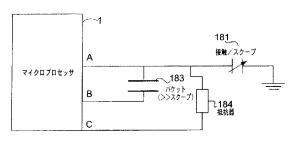




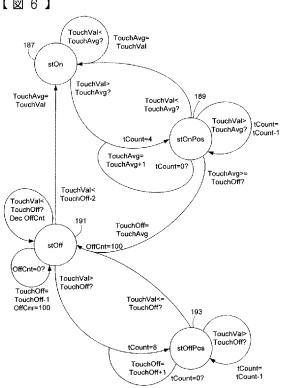
【図4】



【図5】







フロントページの続き

(72)発明者 ゲーリー エス. レンズバーボーアメリカ合衆国 98052 ワシントン州 レッドモンド 162 アペニュー ノースイースト 5001

(72)発明者 スティーブン エヌ. バシチェアメリカ合衆国 98052 ワシントン州 レッドモンド ノースイースト 60 13783ナンバー127

(72)発明者 ミハイ アルビュレット アメリカ合衆国 98052 ワシントン州 レッドモンド 178 コート ノースイースト 9709

Fターム(参考) 5B087 AA08 BB08 DG02